

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787811101232

10位ISBN编号：7811101238

出版时间：2006-5

作者：林春方 主编

页数：190

字数：298000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书紧密结合高职高专教育特点，主动适应社会实际需要，突出应用性、针对性，强调学生实践能力的培养。

在内容上，以应用为目的，以“必需”和“够用”为度，以讲清概念、强化应用为重点，深入浅出地阐述了数字集成电路的基本工作原理和逻辑功能，突出了中、大规模集成电路的应用。

本书主要包括：数字电路基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲信号的产生及波形变换、数模转换器和模数转换器以及大规模集成电路介绍、数字电路实训等，并介绍了EWB仿真软件在数字电路中的应用。

本书可作为高等职业院校、高等专科学校、成人高校、民办高校及本科院校举办的二级职业技术学院电子信息类、通信类及相关专业的教学用书，也适用于五年制高职、中职相关专业，并可作为社会从业人士的业务参考书及培训用书。

书籍目录

第1章 数字电路基础 1.1 数字电路概述 1.2 数制和编码 1.3 逻辑代数基础 1.4 逻辑函数的化简 本章小结 习题第2章 逻辑门电路 2.1 TTL集成与非门电路 2.2 CMOS门电路 2.3 集成逻辑门使用注意事项 本章小结 习题第3章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析与设计 3.3 常用组合逻辑部件 3.4 MSI组合逻辑部件应用 3.5 组合逻辑电路中的竞争冒险 本章小结 习题第4章 集成触发器 4.1 基本RS触发器 4.2 同步RS触发器 4.3 主从式触发器 4.4 边沿触发器 4.5 不同类型触发器之间的转换 本章小结 习题第5章 时序逻辑电路 5.1 概述 5.2 时序逻辑电路的分析 5.3 常用时序逻辑电路 5.4 时序逻辑电路的设计 本章小结 习题第6章 脉冲信号的产生及波形变换 6.1 概述 6.2 集成555定时器 6.3 555定时器的基本应用电路 6.4 集成555定时器的应用 本章小结 习题第7章 数/模转换器和模/数转换器 7.1 概述 7.2 数/模转换器(DAC) 7.3 模/数转换器(ADC) 本章小结 习题第8章 大规模集成电路介绍 8.1 概述 8.2 只读存储器(ROM) 8.3 随机存取存储器(RAM) 8.4 专用逻辑集成电路 本章小结第9章 仿真实验与综合实训 9.1 EWB软件简介 9.2 数字电路仿真实验 9.3 数字电路综合实训 本章小结 习题参考文献附录一 常用逻辑门电路新旧符号对照表附录二 常用CMOS数字集成电路附录三 常用TTL及74HC系列的CMOS数字集成电路

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>