

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787811050080

10位ISBN编号：7811050080

出版时间：2005-2

出版时间：中南大学出版社

作者：陈明义

页数：387

字数：453000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书共有10章。

第1章为逻辑代数基础，介绍逻辑代数的基本概念、公式定理，逻辑函数的表示法及化简法；第2章为门电路，主要介绍了TTL、CMOS两种集成门电路的电路结构、工作原理、有关特性与参数，重点介绍了三种特殊结构(OC、TS、TG)数字集成电路技术；第3章为组合逻辑电路，主要介绍组合逻辑电路的分析与设计方法，重点介绍了几种常用的中规模集成组合逻辑芯片；第4章为触发器，主要介绍各种不同类型触发器的电路结构、动作特点和逻辑功能；第5章为时序逻辑电路，主要介绍时序逻辑电路的分析与设计方法，重点介绍了几种常用的中规模集成时序逻辑芯片；第6章为半导体存储器，主要介绍ROM、RAM的电路结构、工作原理和特点；第7章为数字系统的分析与设计，主要介绍数字系统组成的概念，数字系统的分析与设计方法，数字系统的扩展方法；第8章为可编程逻辑器件，主要介绍各种可编程逻辑器件的结构、工作原理及特点，同时对VHDL语言进行了介绍；第9章为脉冲波形产生与整形，主要介绍施密特触发器、单稳态触发器、多谐振荡器的特点、作用和电路构成；第10章为数模与模数转换，主要介绍ADC、DAC的特点、电路构成和工作原理等。

<<数字电子技术基础>>

书籍目录

第1章 逻辑代数基础 1.1 概述 1.2 逻辑变量和逻辑运算 1.3 逻辑代数的公式和定理 1.4 逻辑函数及其表示方式 1.5 逻辑函数的公式化简法 1.6 逻辑函数的卡诺图化简 1.7 具有无关项的逻辑函数及其化简 1.8 逻辑函数的变换与实现 1.9 自学材料 本章小结 习题第2章 门电路 2.1 概述 2.2 半导体器件的开关特性 2.3 分立元件门电路 2.4 TTL集成门电路 2.5 CMOS集成门电路 2.6 自学材料 本章小结 习题第3章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析 3.3 组合逻辑电路的设计 3.4 若干常用组合逻辑电路及其应用 3.4 自学材料 本章小结 习题第4章 触发器 4.1 概述 4.2 触发器电路结构及动作特点 4.3 触发器逻辑功能及描述方法 4.4 触发器逻辑功能的转换 4.5 自学材料 本章小结 习题第5章 时序逻辑电路 5.1 概述 5.2 同步时序逻辑电路的分析 5.3 同步时序逻辑电路的设计 5.4 若干常用时序逻辑电路及应用 5.5 自学材料 本章小结 习题第6章 半导体存储器 6.1 概述 6.2 只读存储器 6.3 随机存储器 6.4 存储器的应用 6.5 自学材料 本章小结 习题第7章 数字系统的分析与设计 7.1 概述 7.2 数字系统的扩展第8章 可编程逻辑器件第9章 脉冲波形的产生与整形第10章 数模与模数转换参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>