

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787811040203

10位ISBN编号：7811040204

出版时间：2005-6

出版时间：西南交通大学出版社

作者：裴亚男

页数：232

字数：372000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑>>

内容概要

本书从数字电路的基础知识出发,介绍数制和编码、逻辑代数、门电路、组合逻辑、时序逻辑、半导体存储器、可编程器件(PLD, CPLD, HDPLD, FPGA)、在系统编程技术、硬件描述语言、MAX+plus 10.2开发系统及EDA技术的设计思想等内容。

每章末配有一定数量的习题。

本书可作为高等院校计算机、通信、电子信息、自动化等专业的“数字逻辑”课程的教材,也可作为相关技术人员的参考书。

<<数字逻辑>>

书籍目录

第一章 数制与码制 1.1 数制与数制转换 1.2 机器数及机器数的加、减运算 1.3 数的定点表示和浮点表示 1.4 码制 习题一第二章 逻辑代数基础 2.1 逻辑函数运算及其运算单元电路 2.2 逻辑代数的基本公式、常用公式和定理 2.3 逻辑函数的表示方法 2.4 逻辑函数的两种标准形式 2.5 逻辑函数的公式化简法 2.6 逻辑函数的卡诺图化简法 2.7 具有无关项的逻辑函数及其化简 习题二第三章 逻辑器件 3.1 晶体管的开关特性 3.2 DTL“与”门、“或”门和“非”门电路 3.3 典型的集成TTL“与非”门电路 3.4 其他类型的TTL“与非”门电路 3.5 CMOS集成门电路 3.6 数字集成电路综述 习题三第四章 组合逻辑电路 4.1 SSI组合逻辑电路 4.2 MSI组合逻辑电路 习题四第五章 时序逻辑电路 5.1 时序逻辑电路概述 5.2 触发器 5.3 时序逻辑电路的分析 5.4 同步时序逻辑电路的设计 5.5 MSI时序逻辑电路 习题五第六章 大规模集成电路 6.1 只读存储器 6.2 随机存取存储器 6.3 可编程逻辑器件 6.4 复杂的可编程逻辑器件 6.5 现场可编程门阵列 习题六第七章 数字系统设计 7.1 数字系统设计概述 7.2 VHDL语言简介 7.3 MIAX+plus 10.2开发系统 习题七附录参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>