

<<微机系统原理与接口技术>>

图书基本信息

书名：<<微机系统原理与接口技术>>

13位ISBN编号：9787810947534

10位ISBN编号：7810947532

出版时间：2005-2

出版时间：电子科技大学出版社

作者：李广军 编

页数：563

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机系统原理与接口技术>>

内容概要

《微机系统原理与接口技术》对以Intel微处理器为核心的微机系统，从计算机系统的简单模型入手，全面、系统、深入地介绍了微机系统的组成、工作原理、总线标准、接口设计等相关技术及实际应用。

本书注重吸取微机发展的最新技术和最新知识，并结合了作者多年的科研、教学工作经验和体会。

本书共分9章，分别介绍微机系统的基本知识、从8086到奔腾微处理器的内部结构、80X86指令系统及汇编语言程序设计、存储器组织结构、中断系统、微机接口基础、微机系统总线规范及接口技术、微机接口芯片及应用实例等。

本书给出了许多应用实例，并附有大量习题。

本书可作为高等院校理工科电子类各专业本、专科学生的“微机原理”、“微机接口技术”等课程的教材，也可作为工程技术人员的参考用书和考研用书。

<<微机系统原理与接口技术>>

书籍目录

第1章 概述 1.1 信息在计算机中的表示 1.1.1 计算机中的数据存储类型 1.1.2 机器数与真值 1.1.3 原码、反码与补码 1.1.4 定点数与浮点数 1.1.5 计算机中常用码制 1.2 计算机发展概况 1.2.1 计算机的发展 1.2.2 微型计算机的发展 1.3 微机系统结构与工作原理 1.3.1 微机系统结构 1.3.2 微处理器简化模型 1.3.3 指令与程序 1.3.4 程序的执行过程 1.4 微机硬件 1.4.1 微机系统的主要性能指标 1.4.2 微机先进技术 1.4.3 微机系统的组成 1.4.4 微机系统举例 1.5 微机软件 1.5.1 计算机语言和语言处理程序 1.5.2 软件的分类 1.5.3 操作系统的概念 1.6 嵌入式系统 1.6.1 单片机 1.6.2 嵌入式系统习题

第2章 微处理器与系统结构 2.1 微处理器的性能指标 2.1.1 字长 2.1.2 指令数 2.1.3 运算速度 2.1.4 访存空间 2.1.5 虚拟存储空间 2.1.6 多处理器系统 2.1.7 指令作业方式 2.1.8 微处理器芯片的制造工艺 2.2 8086微处理器结构 2.2.1 8086微处理器的内部结构 2.2.2 8086微处理器的寄存器结构 2.2.3 8086微处理器的引脚特性 2.2.4 8086微处理器的总线特性 2.2.5 8086微处理器与8088微处理器的比较 2.2.6 8086 / 8088微处理器的工作模式 2.3 8086的总线操作及时序 2.3.1 时钟信号发生器芯片8284A介绍 2.3.2 总线周期 2.3.3 总线操作时序 2.4 8086的存储器与I/O组织结构 2.4.1 存储器的标准结构 2.4.2 8086存储器的奇偶库结构 2.4.3 8086存储器的分段结构 2.4.4 物理地址和逻辑地址 2.4.5 8086存储器的堆栈结构 2.4.6 存储器的存储区分配 2.4.7 存储器与I/O组织 2.5 80X86微处理器的结构 2.5.1 80186 / 80188微处理器 2.5.2 80286微处理器 2.5.3 80386微处理器 2.5.4 80486微处理器 2.5.5 Pentium和PentiumPro微处理器 2.5.6 Pentium、Pentium 及Pentium 微处理器习题

第3章 80X86指令系统 3.1 8086指令格式与编码 3.2 8086寻址方式 3.2.1 非存储器寻址方式 3.2.2 存储器寻址方式 3.2.3 段寄存器的使用规则 3.3 8086指令系统 3.3.1 数据传送指令 3.3.2 算术运算指令 3.3.3 逻辑运算和移位指令 3.3.4 串操作指令及重复前缀 3.3.5 控制转移指令 3.3.6 输入 / 输出指令 3.3.7 处理器专用指令 3.4 80X86增强和扩充的指令 3.4.1 80286增强和扩充的指令 3.4.2 80386增强和扩充的指令 3.4.3 80486扩充的指令习题

第4章 宏汇编语言程序设计 4.1 汇编语言程序的特点 4.2 8086宏汇编源程序的组成 4.2.1 段 4.2.2 语句 4.3 8086宏汇编语言的基本语法 4.3.1 字符集 4.3.2 常量 4.3.3 保留字 4.3.4 标识符 4.3.5 表达式 4.4 8086宏汇编语言常用伪指令 4.4.1 数据定义伪指令 4.4.2 程序结构伪指令 4.4.3 模块链接伪指令 4.4.4 列表控制伪指令 4.4.5 与宏有关的伪指令 4.4.6 条件汇编伪指令 4.4.7 结构性数据定义伪指令 4.5 8086宏汇编语言程序设计技术 4.5.1 汇编源程序的基本结构形式 4.5.2 汇编源程序的设计步骤 4.5.3 汇编源程序的模块化设计方法 4.5.4 实用程序设计例程习题

第5章 存储器 5.1 存储器的分类及性能指标 5.1.1 计算机存储器的发展 5.1.2 内存储器与外存储器 5.1.3 存储器的分类 5.1.4 半导体存储器的性能指标 5.1.5 半导体存储器的结构特点 5.2 半导体存储器 5.2.1 随机存取存储器 5.2.2 只读存储器 5.2.3 常用存储器件 5.3 内存储器系统的设计 5.3.1 存储器芯片的选择 5.3.2 存储器系统的地址分配 5.3.3 存储器芯片与微处理器的三总线连接 5.3.4 存储器芯片的片选控制方法 5.3.5 线选法的应用 5.3.6 部分译码法的应用 5.3.7 全译码法的应用 5.3.8 内存储器系统设计总结 5.4 微机存储器的层次结构及管理 5.4.1 高速缓存—主存体系结构 5.4.2 三级存储器层次结构 5.4.3 存储器管理习题

第6章 微机接口基础 6.1 输入 / 输出接口概述 6.1.1 为什么需要接口 6.1.2 接口电路中的信息 6.1.3 接口电路的基本功能和结构 6.2 I/O端口的编址方法 6.2.1 存储器映像编址方法 6.2.2 独立I/O编址方法.....

第7章 中断 第8章 系统总线与接口技术 第9章 微机接口芯片及应用 附录 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>