

<<硬件描述语言实验指导>>

图书基本信息

书名：<<硬件描述语言实验指导>>

13位ISBN编号：9787810903325

10位ISBN编号：7810903322

出版时间：2004-10

出版时间：第1版 (2004年10月1日)

作者：曲波编

页数：158

字数：248000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<硬件描述语言实验指导>>

内容概要

本书是硬件描述语言VHDL和Verilog-HDL的配套实验指导书。

全书分三个部分：第一部分是基础验证实验，每个实验都给出了完整的VHDL和Verilog-HDL两个参考程序。

目的是让读者掌握硬件描述语言程序设计的基本思路和方法，熟悉硬件描述语言的上机环境。

第二部分为设计部分，每个实验项目都由多个程序文件组成，目的是让读者掌握模块化程序设计的思想和方法，提高分析问题和解决问题的能力。

第三部分为综合部分，每个实验都涉及了与外部器件和连接，如A/D、D/A、PS/2键盘等，通过接口控制程序的编写，提高读者的综合应用能力。

书中的附录部分给出了两种实验教学系统的使用说明和MAXplusII与ispEXPERT的使用指导书。

书中的每一个实验都有明确的实验目的、任务和要求，并且给出了一种设计提示。

本书既可作为学习硬件描述语言VHDL和Verilog-HDL的上机操作指导书，也可作为学习VHDL和Verilog-HDL语言的参考书，或作为教师的参考书。

<<硬件描述语言实验指导>>

书籍目录

第一章 基础验证实验 实验1 译码器及译码显示电路设计 实验2 编码器及数据选择器设计 实验3 加法器设计 实验4 乘法器设计 实验5 触发器设计 实验6 寄存器设计 实验7 移位寄存器设计 实验8 计数器设计 实验9 可预置数的计数器设计 实验10 模可变16位计数器设计 实验11 七人表块器设计 实验12 序列检测器设计第二章 设计型实验 实验1 数字秒表设计 实验2 频率计设计 实验3 多功能数字钟设计 实验4 彩灯控制器设计 实验5 交通灯控制器设计 实验6 可控脉冲发生器设计 实验7 数控脉宽可调信号发生器设计 实验8 密码锁设计 实验9 出租车计费器设计 实验10 VGA彩色信号发生器设计第三章 综合型设计 实验1 万年历设计 实验2 数字电压表设计 实验3 波形发生器设计 实验4 PS/2键盘接口逻辑设计 实验5 可编程并行I/O接口设计附录1 GW48-CK型EDA教学实验系统使用说明附录2 NH-TIV型EDA实验开发系统使用说明附录3 MAX+plusII使用指导附录4 ispLEVER 3.0使用指导主要参考文献

<<硬件描述语言实验指导>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>