

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787810829182

10位ISBN编号：7810829181

出版时间：2007-1

出版时间：北京交通大学出版社

作者：陈瑞

页数：166

字数：281000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是根据教育部颁发的高等学校工程专科电子技术课程教学基本要求编写的教材。在编写中注重实践应用及基本技能的训练。

重视职业素质和创新精神的培养，以应用为目的，以必须够用为度。

全书共7章，覆盖了“数字电子技术”的基本内容，包括数字电路基础、集成逻辑门、组合逻辑电路、时序逻辑电路、脉冲波形的产生与整形、半导体存储器和可编程逻辑器件、数模与模数转换器等。

书中有适当的例题和习题，每章都有内容提要和小结，书末有部分习题答案。

本书可作为高等专科学校、高等职业学校，成人高等教育及本科院校举办的二级职业技术学院和民办高校的自动化类、电力技术类、电子信息类和通信类等相关专业的教材，也可供从事电子技术的工程技术人员学习与参考。

<<数字电子技术基础>>

书籍目录

第1章 数字电路基础 1.1 概述 1.2 逻辑代数的三种基本运算 1.3 复合逻辑函数 1.4 逻辑函数 1.5 逻辑代数的基本定律和规则 1.6 逻辑函数的代数化简法 1.7 逻辑函数的卡诺图化简法 1.8 具有无关项的逻辑函数及其化简 本章小结 习题第2章 集成逻辑门 2.1 概述 2.2 TTL集成逻辑门 2.3 MOS集成逻辑门 2.4 集成逻辑门电路 2.5 集成逻辑门电路应用举例 本章小结 习题第3章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析方法 3.3 组合逻辑电路的设计方法 3.4 常用组合逻辑电路及其应用 3.5 组合逻辑电路中的竞争冒险 本章小结 习题第4章 时序逻辑 4.1 概述 4.2 触发器 4.3 触发器逻辑功能的转换 4.4 触发器选择和应用举例 4.5 计数器 4.6 寄存器和移位寄存器 4.7 时序逻辑电路分析方法 4.8 同步时序逻辑电路的设计方法 4.9 时序逻辑电路应用举例 本章小结 习题第5章 脉冲波形的产生及整形第6章 半导体存储器与可编程逻辑器件第7章 数模与模数转换器部分习题答案附录A 常用逻辑符号对照表附录B 数字集成电路的型号命名法

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>