

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787810824637

10位ISBN编号：7810824635

出版时间：2005-5

出版时间：北京交通大学出版社

作者：任中民 编

页数：251

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是根据国家教育部最新制定的高职高专教育数字逻辑电路课程教学的基本要求和高职高专人才培养规格的要求，并结合现代数字电子技术的发展趋势而编写的。

全书共分8章，内容包括：第1章数字电路基础，第2章门电路，第3章组合逻辑电路，第4章触发器，第5章时序逻辑电路，第6章脉冲信号的产生与变换，第7章数模和模数转换，第8章实验与应用实训。

本书前7章每章均配有小结、思考题和习题，第8章中还配有实验题目、课程设计项目和常用集成电路芯片功能表和管脚排列图。

本书可作为计算机、应用电子、通信、机电、汽车类各专业教材，也供非电专业和成人教育、职业培训等选用。

书籍目录

第1章 数字电路基础 1.1 数制与码制 1.2 逻辑代数基础 1.3 逻辑函数的表示方法及相互转换 1.4 逻辑函数的代数化简法 1.5 逻辑函数的卡诺图化简化 本章小结 思考题和习题第2章 门电路 2.1 与门电路 2.2 或门电路 2.3 非门电路 2.4 复合门及特殊门 本章小结 思考题和习题第3章 组合逻辑电路 3.1 组合逻辑电路的分析 3.2 组合逻辑电路的设计 3.3 编码器 3.4 译码器 本章小结 思考题和习题第4章 触发器 4.1 触发器 4.2 主从触发器 本章小结 思考题和习题第5章 时序逻辑电路 5.1 概述 5.2 时序逻辑电路的分析方法 5.3 同步时序逻辑电路的设计 5.4 同步计数器 5.5 异步计数器 5.6 寄存器和移位寄存器 5.7 随机寄存器RAM 本章小结 思考题和习题第6章 脉冲信号的产生与变换 6.1 概述 6.2 多谐振荡器 6.3 单稳态触发器 6.4 施密特触发器 6.5 555定时器的应用 本章小结 思考题和习题第7章 数模和模数转换 7.1 概述 7.2 D/A转换器 7.3 A/D转换器 本章小结 思考题和习题第8章 实验与应用实训参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>