

<<DSP原理及开发应用>>

图书基本信息

书名：<<DSP原理及开发应用>>

13位ISBN编号：9787810777681

10位ISBN编号：7810777688

出版时间：2006-8

出版时间：北京航空航天大学出版社

作者：支长义

页数：445

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<DSP原理及开发应用>>

内容概要

本书全面系统地介绍了TI公司TMS32054x系列定点DSP的原理及开发应用。

首先,介绍目前广泛应用的定点和浮点DSP的特点、DSP在不同应用领域的选型、定点DSP的硬件结构、汇编指令、寻址方式、中断、片上外设、外部总线操作及处理器之间通信;然后,介绍DSP软/硬件设计方法、系统启动、模拟I/O、信号处理、资源管理、数字滤波器、算术和逻辑运算、引导加载及应用代码实例。

本书的目的是使读者掌握定点DSP的基本原理和应用,熟悉DSP系统的软/硬件设计和应用系统开发方法,具备独立从事DSP应用开发的能力。

本书内容全面,实例丰富,实用性强,可作为通信、电子、自动化等专业的研究生和高年级本科生教材以及DSP应用人员的培训教材,对于从事DSP芯片开发应用的科技、工程和教学人员也有重要的参考价值。

<<DSP原理及开发应用>>

书籍目录

第1章 概述 1.1 引言 1.2 DSP应用系统的特点 1.3 DSP应用系统的设计过程 1.4 DSP芯片的分类
1.5 DSP芯片的选择 1.6 TMS320C54x概述 1.7 TMS320C54x主要特点第2章 结构概述 2.1 总线结构
2.2 内部存储器结构 2.3 中央处理单元 2.4 数据寻址 2.5 程序存储器寻址 2.6 流水线操作 2.7 片
上外设 2.8 串口 2.9 外部总线接口 2.10 IEEE标准1149.1扫描逻辑第3章 存储器 3.1 存储器空间 3.2
程序存储器 3.3 数据存储器 3.4 I/O存储器 3.5 程序和数据安全性第4章 中央处理单元 4.1 CPU状
态和控制寄存器 4.2 算术逻辑单元 4.3 累加器A和B 4.4 桶形移位器 4.5 乘法器/加法器单元 4.6
比较、选择和保存单元 4.7 指数译码器第5章 数据寻址和程序存储器寻址 5.1 立即寻址 5.2 绝对寻
址 5.3 累加器寻址 5.4 直接寻址 5.5 间接寻址 5.6 存储器映射寄存器寻址 5.7 栈寻址 5.8 数据类
型 5.9 程序存储器地址产生 5.10 程序计数器 5.11 分支 5.12 调用 5.13 返回 5.14 条件操作 5.15
单指令重复 5.16 块重复指令 5.17 复位操作 5.18 中断 5.19 低功耗方式第6章 片上外设 6.1 片上外
设及外设存储器映射的寄存器 6.2 通用I/O 6.3 定时器 6.5 标准主机接口 6.6 增强8位主机接口
6.7 增强16位主机接口 6.8 直接存储器访问控制器第7章 串口第8章 助记符和代数指令集第9章 应用
指南参考文献

<<DSP原理及开发应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>