

<<Motorola 24位DSP原理与应用>>

图书基本信息

书名：<<Motorola 24位DSP原理与应用基础>>

13位ISBN编号：9787810774291

10位ISBN编号：7810774298

出版时间：2004-4

出版时间：北京航空航天大学出版社

作者：周浩敏

页数：441

字数：730000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Motorola 24位DSP原理与应用>>

内容概要

DSP是目前电子工业技术领域增长最迅速的产品之一，Motolora是全球生产DSP的著名公司之一。本书主要针对DSP56311这一24位通用型DSP芯片，比较系统地介绍了芯片DSP56311软、硬件的基本技术，提供了相应的开发工具-W—评估板DSP56311EVM的开发资料，并且结合开发实践，介绍了它在有关测控系统中的应用实例，所提供的这些实例，无论是硬件还是应用程序，都是经过验证的。同时，书中所附的光盘中不仅有软件调试器和仿真器，而且还有极其丰富的软、硬件及相关器件的技术文件和编程参考资料，希望这本书对从事DSP应用开发的读者有所帮助。

本书可作为研究生、本专科生(根据需要适当选用内容)的教材，也可供不同领域内从事信号处理技术的科研和工程技术人员参考。

<<Motorola 24位DSP原理与应用>>

书籍目录

第1章 DSP概述	1.1 引言	1.2 Motorola典型产品简介	1.3 DSP56300处理器简介	1.3.1 DSP56300的主要特点	1.3.2 以DSP56300为内核的系列产品	1.3.3 本书中约定表示方法
第2章 DSP56311总体概要	2.1 DSP56311总体基本结构	2.2 DSP56300内核的工作过程与工作状态	2.2.1 内核工作过程	2.2.2 内核的工作状态	2.2.3 中断处理中的若干问题	2.2.4 复位处理状态
第3章 芯片内核的硬件结构	3.1 数据算术逻辑单元ALU	3.1.1 数据ALU的功能模块	3.1.2 数据ALU的运算与数的舍入规则	3.1.3 16位运算模式	3.1.3.1 16位运算模式中的数据传送	3.1.3.2 16位运算
3.1.4 流水线竞争	3.2 地址产生单元AGU	3.2.1 AGU的结构	3.2.2 16位兼容模式	3.2.3 程序设计模型	3.2.4 寻址方式	3.2.5 修正地址的运算类型
3.3 程序控制单元PCU	3.3.1 概述	3.3.2 PCU硬件结构	3.3.3 指令流水线	3.3.4 PCU程序设计模型	3.3.4.1 配置和状态寄存器	3.3.4.2 堆栈和堆栈扩展
3.3.4.3 系统堆栈配置和工作寄存器	3.3.4.4 程序、循环和异常现象等处理的控制	3.4 锁相环(PLL)和时钟发生器	3.4.1 PLL模块	3.4.1.1 预分频器	3.4.1.2 鉴相器和电荷泵环路滤波器	3.4.1.3 压控振荡器
3.4.1.4 时钟发生器	3.4.2 PLL程序设计模型	第4章 JTAG测试访问端口与片内仿真模块	4.1 JTAG测试访问端口	4.1.1 端口的功能和内部结构	4.1.2 JTAG指令	4.1.3 对DSP56300 JTAG的限制
4.2 片内仿真(OnCE)模块	4.2.1 OnCE控制器	4.2.1.1 OnCE命令寄存器OCR	4.2.1.2 OnCE解码器ODEC	4.2.1.3 OnCE状态和控制寄存器OSCR	4.2.2 OnCE存储器断点逻辑	4.2.3 OnCE对高速缓存(Cache)的支持
4.2.4 进入调试模式的方法	4.2.5 跟踪缓冲器	4.2.6 串行握手协议	4.2.7 目标系统一侧系统的调试要求	4.2.8 使用OnCE举例	4.2.9 JTAG?OnCE之间相互作用举例	4.2.10 地址跟踪模式
第5章 存储器	5.1 概述	5.2 片内存储器	5.2.1 程序存储器	5.2.2 程序存储器的转换模式.....	第6章 DMA控制器	第7章 外围器件及其编程技术
第8章 指令集及其使用指南	第9章 增强型滤波器协处理器	第10章 DSP56300系列的开发环境参考文献				

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>