

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787810653268

10位ISBN编号：7810653261

出版时间：2008-3

出版时间：电子科技大学出版社

作者：倪继烈，刘新民 著

页数：386

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

《高等学校计算机系列教材：微机原理与接口技术（第2版）》以当前国内外广泛使用的INTEL80X86系列微处理器为背景，全面、系统地讨论了微型计算机的基本结构和工作原理、汇编语言程序及基本的程序设计方法、内存储器与存储体系、中断系统、I/O接口技术及总线技术等内容。

本书融入了作者二十几年《微机原理与接口技术》课程的教学与实践经验，特别注意阐明基本概念、基本思路和基本方法，并着眼于工程应用。

书中内容简明扼要、深入浅出、重点突出，并且配有大量的图示、例题和详细的程序注释，便于教学与自学。

《高等学校计算机系列教材：微机原理与接口技术（第2版）》既可以作为大专院校各专业《微机原理与接口技术》的通用教材和成人高等教育的培训教材、自学读本，也可供广大科技工作者参考。

<<微机原理与接口技术>>

书籍目录

第1章 微型计算机基础知识1.1 微型计算机发展过程1.2 计算机中数据信息的表示方法1.2.1 数制及其转换1.2.2 计算机中数的表示1.2.3 计算机中的编码1.3 微型计算机系统的组成1.3.1 计算机的基本结构和工作原理1.3.2 微型计算机系统组成1.3.3 微处理器的组成1.3.4 微型计算机的组成1.4 微型计算机的工作过程思考题与习题第2章 8086微处理器及其系统结构2.1 8086微处理器2.1.1 8086CPU的内部结构2.1.2 8086CPU内部寄存器2.1.3 8086 CPU的外部引脚及功能2.2 总线周期与总线结构2.2.1 8086的总线周期2.2.2 8086最小方式时的引脚功能和总线结构2.2.3 8086最大方式时的引脚功能和总线结构2.3 8086总线操作时序2.3.1 8086 CPU最小方式时的总线时序2.3.2 8086 CPU最大方式时的总线时序思考题与习题第3章 8086CPU指令系统3.1 指令系统概述3.1.1 指令与指令系统3.1.2 指令的一般格式3.2 8086CPU的寻址方式3.2.1 操作数的寻址3.2.2 转移地址的寻址3.3 8086 CPU的指令格式3.3.1 8086 CPU的典型指令格式3.3.2 8086CPU的指令格式与编码举例3.4 8086 CPU的指令系统3.4.1 数据传送指令3.4.2 算术运算类指令3.4.3 逻辑运算与移位指令3.4.4 程序控制指令3.4.5 字符串处理类指令3.4.6 CPU控制指令思考题与习题第4章 汇编语言程序设计4.1 程序设计语言概述4.2 8086汇编语言简介4.2.1 数据与表达式4.2.2 汇编语言的伪指令4.2.3 汇编语言的语句结构4.3 汇编语言程序设计实例4.3.1 程序设计的基本步骤4.3.2 顺序程序设计4.3.3 分支程序设计4.3.4 循环结构程序4.3.5 子程序设计4.3.6 DOS系统调用类程序思考题与习题第5章 内存储器与存储体系5.1 存储器概述5.1.1 存储器体系结构5.1.2 半导体存储器的分类5.1.3 半导体存储器的性能指标5.2 读写存储器RAM与只读存储器ROM5.2.1 静态RAM(SRAM)5.2.2 动态RAM(DRAM)5.2.3 只读存储器ROM5.3 存储器与CPU的连接5.3.1 存储器地址分配及译码.....第6章 输入 / 输出接口与总线技术第7章 并行接口第8章 中断与DMA技术第9章 定时与计数技术第10章 人机交互接口第11章 串行接口第12章 模拟量输入输出接口第13章 Pentium的最新技术发展附录 微机原理与接口技术实验参考文献

<<微机原理与接口技术>>

编辑推荐

微型计算机的基础知识 8086 / 8088微处理器 汇编语言程序设计 内存储器与存储体系
接口技术 80 × 86系列的最新技术

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>