

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787810068451

10位ISBN编号：7810068458

出版时间：2005-3

出版时间：东北大学出版社

作者：齐志儒，高福祥主

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

内容简介

本书以IBMPC为背景系统地介绍了汇编语言程序设计的基本理论和方法。

全书正文由二十一章组成。

第一章~第九章主要讲述了计算机的基础知识、8086/8088的指令系统、汇编语言、程序的基本控制结构及程序设计理论、方法、技巧和宏汇编技术。

第十章~第十一章介绍了汇编语

言在数值运算、代码转换、列表处理及字符处理方面的应用，讨论了多种算法并给出了程序实例。

第十二章

讲述了输入输出及中断程序设计的概念、方法和技巧，第十三章~第十八章剖析了IBMPC及其兼容机的

输入输出接口，详细介绍了磁盘与文件、显示器、键盘、打印机、实时时钟、图形、音响及通信的程

序设计方

法及应注意的问题。

第十九章详细介绍了汉字处理的程序设计。

第二十章介绍了80286、80386的特点、指

令系统及存储管理的有关知识和80486、Pentium (80586) 的特点。

第二十一章介绍了8087/80287/80387的

指令系统及程序设计方法，并给出了应用实例。

每章都附有大量习题。

本书在编写上语言通俗易懂，叙述由浅入深、循序渐进，结构清晰严谨。

本书可作为大专院校计算机专业和自动化专业的教材和计算机专业自学成才考试的自学教材，也是工程技术人员自学进修和实际编程的极为实用的参考书。

<<汇编语言程序设计>>

书籍目录

目录

前言

第一章 概述

1.1 微型计算机的发展过程

1.2 微型计算机的特点

1.3 计算机系统

1.3.1 硬件子系统

1.3.2 软件子系统

1.4 计算机语言

1.4.1 机器语言

1.4.2 汇编语言

1.4.3 通用语言（高级语言）

习题

第二章 计算机运算基础

2.1 进位计数制

2.2 数制之间的转换

2.3 二进制编码

2.3.1 二进制编码的十进制数

2.3.2 字符的编码

2.4 带符号数的机内表示

2.5 二进制运算

2.5.1 补码的加减法运算

2.5.2 逻辑运算

习题

第三章 微型处理机的结构

3.1 微型处理机的结构

3.1.1 8086/8088 微型处理机的结构

3.1.2 8086/8088 寄存器和标志

3.2 存储器

3.2.1 存储器的分段结构

3.2.2 实际地址的产生

3.3 8086/8088 机器指令编码

3.4 寻址方式

3.4.1 操作数的种类

3.4.2 寻址方式

3.4.3 段更换和段跨越

3.4.4 有效地址的计算时间

3.5 8086/8088 指令系统

3.6 8086、80286、80386、80486、Pentium 微型处理机之间的差异

习题

第四章 汇编语言

4.1 汇编语言的语句格式

4.1.1 字符集

4.1.2 汇编语句格式

4.2 汇编语言中数据的表示方法

<<汇编语言程序设计>>

4.2.1数据在机内的表示方法和范围

4.2.2汇编语言中数据书写形式

4.3运算符

4.3.1算术运算符

4.3.2逻辑运算符

4.3.3关系运算符

4.3.4分析算符

4.3.5组合算符

4.3.6字节分离算符LOM和HIGH

4.3.7记录专用算符

4.4伪指令（汇编命令）

4.4.1符号定义伪指令

4.4.2数据定义伪指令

4.4.3段定义伪指令

4.4.4其它伪指令

4.5汇编语言的上机过程

习题

第五章 顺序结构程序设计

5.1程序设计的步骤

5.2流程图的应用

5.3程序的基本控制结构

5.4数据传送指令

5.5算术运算指令

5.5.1加法运算指令

5.5.2减法运算指令

5.5.3乘法运算指令

5.5.4除法运算指令

5.6逻辑操作指令

5.7移位操作指令

5.8状态标志位操作指令

5.9简单的I/O功能调用

5.10 顺序结构程序举例

习题

第六章 分支结构程序设计

6.1分支结构程序的引出

6.2转移指令JMP（Jump）

6.2.1无条件转移指令

6.2.2条件转移指令

6.3标志寄存器

6.4分支结构程序设计

6.5多分支结构程序设计

习题

第七章 循环结构程序

7.1循环结构程序的提出

7.2循环结构程序的组成

7.3循环控制指令

7.4数据串操作指令

<<汇编语言程序设计>>

7.4.1数据串基本操作指令

7.4.2重复前缀

7.5循环程序的控制方法

7.5.1计数控制法

7.5.2寄存器终值控制法

7.5.3条件控制法

7.6单重循环程序举例

7.7多重循环程序设计

7.8循环程序的效率

习题

第八章 子程序设计

8.1子程序的引出

8.2子程序（过程）定义伪指令

8.3调用和返回指令

8.4子程序设计方法

8.4.1现场的保护与恢复

8.4.2子程序说明文件

8.4.3主程序与子程序之间的参数传递

8.5子程序嵌套

8.6递归子程序

8.7可重入子程序

8.8程序的连接

8.8.1程序连接伪指令

8.8.2模块连接方法

习题

第九章 条件汇编与宏指令

9.1条件汇编伪操作

9.2宏伪操作

9.2.1宏定义与宏结束伪操作命令

9.2.2参数的使用

9.2.3宏中的标号处理

9.2.4宏嵌套

9.2.5宏与子程序的区别

9.3重复块宏操作命令

9.4特殊宏操作命令

习题

第十章 算术运算与代码转换

10.1多字节加减运算

10.2多字节整数乘除运算

10.2.1一般整数乘法运算

10.2.2多字节整数乘法运算

10.2.3一般整数除法运算

10.2.4多字节整数除法运算

10.3BCD码运算

10.3.1BCD码运算规则

10.3.2BCD码运算调整指令

10.3.3非组合的BCD码运算

<<汇编语言程序设计>>

- 10.3.4组合的BCD码加减运算
- 10.3.5BCD码数据的符号表示方法及运算方法
- 10.4浮点数据的表示方法
- 10.5浮点数加减运算
 - 10.5.1浮点数加法
 - 10.5.2浮点数减法
- 10.6浮点数乘除运算
 - 10.6.1浮点数乘法
 - 10.6.2浮点数除法
- 10.7十进制数的ASCII码串转换为二进制定点数
- 10.8二进制定点数转换为十进制数的ASCII码串
- 10.9实数的ASCII码串转换为浮点数
- 10.10浮点数据转换为十进制数的ASCII码串
 - 10.10.1浮点数转换为普通十进制数的ASCII码串
 - 10.10.2浮点数转换为科学表示法数的ASCII码串
- 习题
- 第十一章 列表与字符串操作
 - 11.1列表处理
 - 11.1.1列表的定义
 - 11.1.2列表的存储结构
 - 11.2记录与结构
 - 11.2.1记录
 - 11.2.2结构
 - 11.3列表的种类及其运算
 - 11.3.1插入
 - 11.3.2删除
 - 11.3.3排序
 - 11.3.4检索
 - 11.4字符串处理
 - 11.4.1字符串的定义及表示方法
 - 11.4.2字符串的运算
- 习题
- 第十二章 输入输出与中断
 - 12.1输入输出指令
 - 12.2中断指令
 - 12.3外同步指令和空操作指令
 - 12.4CPU与外设间的数据传送
 - 12.4.1输入输出接口
 - 12.4.2CPU与外设之间的接口信号
 - 12.4.3CPU与外设之间的数据传送方式
 - 12.5中断系统概述
 - 12.5.1中断请求与中断源
 - 12.5.2中断系统的功能
 - 12.5.3中断响应
 - 12.68086/8088的中断系统
 - 12.6.1外部中断
 - 12.6.2内部中断

<<汇编语言程序设计>>

- 12.6.3中断向量表
- 12.7.8259A中断控制器及其程序设计
- 12.7.18259A的结构
- 12.7.28259A的程序设计
- 12.7.38259A在IBMPC系列机中的应用
- 12.8中断程序设计方法
- 12.8.1主程序设计
- 12.8.2中断服务程序设计
- 12.8.3中断服务程序设计中应注意的几个问题
- 12.9IBMPC的BIOS调用及DOS功能调用
- 12.9.1BIOS调用
- 12.9.2DOS中断和功能调用

习题

第十三章 磁盘操作及文件管理

- 13.1磁盘结构
- 13.2磁盘上的数据组织
- 13.2.1保留区(引导记录)
- 13.2.2文件分配表(FAT)
- 13.2.3文件目录表(FDT)
- 13.3磁盘I/O参数表及其用法
- 13.3.1磁盘I/O)参数表(BPB)
- 13.3.2BPB表的用法
- 13.4磁盘基数表及其用法
- 13.4.1磁盘基数表
- 13.4.2软盘基数表的用法
- 13.4.3磁盘加密
- 13.5计算机病毒的诊治
- 13.5.1计算机病毒的技术特征
- 13.5.2病毒的诊断
- 13.5.3消毒免疫技巧
- 13.6DOS文件管理
- 13.6.1DOS文件结构
- 13.6.2文件控制块FCB及其用法
- 13.6.3DOS文件句柄功能及其用法

习题

第十四章 显示程序设计

- 14.1显示器种类及性能
- 14.2用BIOS调用编制显示程序
- 14.3CGA显示程序设计
- 14.3.1CGA显示器的性能
- 14.3.2CGA适配器
- 14.3.3CGA显示器编程
- 14.4EGA/VGA显示程序设计
- 14.4.1EGA/VGA程序设计模型
- 14.4.2显示存储器
- 14.4.3图形控制器
- 14.4.4属性控制器

<<汇编语言程序设计>>

14.4.5定序器

14.4.6CRT控制器

14.4.7外部寄存器

14.4.8EGA/VGA显示器编程

14.5TVGA显示程序设计

14.5.1TVGA显示存储器

14.5.2TVGA内部寄存器

习题

第十五章 键盘程序设计

15.1键盘的种类与扫描码

15.2IBMPC/XT标准键盘接口

15.3键盘中断程序设计

15.4扩展键盘接口

15.4.1扩展键盘接口程序设计模型

15.4.2扩展键盘接口程序设计

15.5键盘程序设计

习题

第十六章 打印程序设计

16.1打印机的种类

16.2打印机适配器

16.3字符打印程序设计

16.3.1查询方式打印字符程序

16.3.2中断方式打印程序设计

16.3.3BIOS打印功能调用

16.4打印机控制代码

16.5图形打印程序设计

16.5.1点阵式打印机打印头的结构及工作原理

16.5.2打印图形程序设计

习题

第十七章 定时及音响程序设计

17.1概述

17.28253/8254可编程定时/计数器

17.2.18253/8254的基本功能和内部结构

17.2.28253的工作方式

17.2.38253/8254在IBMPC系列机中的应用

17.3时钟程序设计

17.3.1使用8253/8254时钟

17.3.2实时时钟的使用

17.4音响程序设计

17.4.1扬声器与系统的连结

17.4.2音响程序的设计

习题

第十八章 通信程序设计

18.1异步串行通信简介

18.1.1串行传输及其优缺点

18.1.2异步传输格式

18.2异步串行通信适配器

<<汇编语言程序设计>>

18.38250的程序设计

18.4通信程序设计

18.4.1查询方式通信程序设计

18.4.2中断方式通信程序设计

习题

第十九章 汉字处理程序设计

19.1汉字的机内表示

19.2汉字的输入

19.2.1区位码和国标码

19.2.2拼音码

19.2.3拼形码

19.2.4形音码

19.3汉字的显示

19.3.1汉字的字模

19.3.2汉字显示的实现

19.4汉字的打印

19.4.1汉字打印机

19.4.2汉字打印的实现

习题

第二十章 80286/80386/80486/Pentium系统

20.180286CPU结构

20.280286系统存储器管理

20.2.180286的操作方式

20.2.2有关特权的概念

20.2.3保护虚地址方式的存储管理

20.3特权级

20.480286的中断系统

20.580286增强与扩充的指令

20.5.1增强的指令

20.5.2扩充的指令

20.680386CPU结构

20.780386存储器管理

20.880386的寻址方式

20.980386扩充的指令

20.1080486简介

20.11Pentium (80586) 简介

习题

第二十一章 8087/80287/80387程序设计

21.1概述

21.28087/80287/80387的逻辑结构与运行

21.2.18087/80287/80387的逻辑结构

21.2.28087/80287/80387的运行

21.3数据类型及格式

21.48087/80287/80387的指令系统

21.4.1数据传送指令

21.4.2算术运算指令

21.4.3比较指令

<<汇编语言程序设计>>

21.4.4函数指令

21.4.5常数指令

21.4.6处理器控制指令

21.58087/80287/80387程序设计举例

21.5.1整数运算

21.5.2实数运算

习题

附录

附录A 8086/8088指令系统

附录B 伪指令

附录C BIOS调用说明

附录D DOS功能调用说明

附录E IBMPC的键盘输入码和CRT显示码

参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>