

## <<PLD器件与EDA技术>>

### 图书基本信息

书名：<<PLD器件与EDA技术>>

13位ISBN编号：9787810048705

10位ISBN编号：7810048708

出版时间：2000-1

出版时间：北京广播学院出版社

作者：李冬梅 著

页数：202

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<PLD器件与EDA技术>>

### 内容概要

《PLD器件与EDA技术》可作为电子类、通信类、计算机类本科生的教学用书，也可供相关专业的师生和从事数字电路系统设计的科技人员自学和参考。  
在阅读《PLD器件与EDA技术》之前，应具备数字逻辑电路的基础知识。

## &lt;&lt;PLD器件与EDA技术&gt;&gt;

## 书籍目录

第1章 可编程逻辑器件的硬件结构 1.1 可编程逻辑器件概述 1.2 MAX7000系列PLD器件的结构与特点 1.2.1 基本宏单元 (Macrocell) 1.2.2 逻辑阵列块 (Logic Array Block) 1.2.3 I/O引脚 1.2.4 可编程互连阵列 (Programmable Interconnect Array) 及I/O控制块 1.2.5 复杂宏单元 1.2.5.1 共享扩展乘积项 (Shareable Expanders) 1.2.5.2 并联扩展乘积项 (Parallel Expanders) 1.2.5.3 异或门控制端 1.2.5.4 D触发器的时钟 1.2.5.5 D触发器的置位 (PRN) 和清零 (CLRn) 控制 1.2.6 MAX7000E和MAX7000S系列PLD的结构 1.2.7 时间特性 (Timing) 1.3 FLEX10K系列PLD器件的结构与特点 1.3.1 FLEX10K系列PLD芯片的总结构 1.3.2 隐埋阵列块 (EAB) 1.3.3 逻辑阵列块 (LAD) 1.3.4 逻辑单元 (LE) 1.3.5 快速互连通道 (Fast Track Interconnect) 1.3.6 I/O单元 (IO Element) 1.3.7 时间特性 (Timing) 1.3.8 其它应用特点 第2章 MAX+plus PLD开发工具 2.1 PLD开发流程 2.2 电路设计输入 2.3 编译处理 2.4 仿真器 (Simulator) 2.5 时序分析器 (Timing Analyzer) 2.6 编程器 (Programmer) 2.7 一个综合例子 2.7.1 设计说明.....

<<PLD器件与EDA技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>