

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787566105424

10位ISBN编号：7566105426

出版时间：2013-2

出版时间：哈尔滨工程大学出版社

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微机原理与接口技术>>

### 书籍目录

第1章计算机接口技术概述 1.1计算机系统概述 1.2计算机接口技术概述 1.3接口开发技术 习题 第2章80X86微处理器与系统构成原理 2.1微处理器简介 2.28086 / 8088CPU编程结构 2.38086 / 8088CPU的工作模式及外部引脚 2.48086 / 8088CPU典型操作的工作时序 2.58086 / 8088CPU的存储器组织与I / O组织 2.680X86系列CPU 习题 第3章计算机接口基本知识 3.1计算机接口基本概念 3.2接口控制语言 3.3CPU与外设之间传送信息方式 3.4I / O端口地址译码方法 3.5总线技术 习题 第4章中断与定时 4.1中断与定时概述 4.28086 / 8088中断系统 4.3中断控制器8259A 4.4计数器 / 定时器 习题 第5章并行通信接口 5.1并行通信接口简介 5.2简单并行接口 5.3可编程并行接口芯片8255A 习题 第6章串行通信接口 6.1串行通信的基本概念 6.2串行通信接口标准 6.3可编程串行接口芯片8251A 6.4PC机串行口原理及应用 习题 第7章模拟量I / O接口技术 7.1模拟量I / O接口技术概述 7.2D / A转换接口 7.3A / D转换接口 习题 附录8086 / 8088汇编语言指令表 参考文献

## 章节摘录

版权页：插图：（2）特殊屏蔽方式 某些场合，希望一个中断处理程序能动态地改变系统的优先级结构。

例如，在执行中断处理程序的某一部分时，希望禁止较低级的中断请求，但是，在执行中断处理程序的另一部分时，又能够开放比本身的优先级别较低的中断请求。

能否采用普通屏蔽方式，在中断处理程序中用操作命令字OCW1将屏蔽寄存器中本级中断的对应位置1，屏蔽本级中断，为开放较低级中断请求提供条件呢？

这里分析一下中断请求被响应的情况。

当一个中断请求被响应时，8259A中的“在服务”寄存器中的对应位Isi置1，只要中断处理程序没有发出中断结束命令EOI，8259A会据此而禁止所有优先级比它低的中断请求，所以尽管使用OCW1设置屏蔽字使当前处理的较高级中断被屏蔽，但由于Isi未被复位，较低级的中断请求在当前中断处理完之前仍得不到响应。

因此采用普通屏蔽方式不能达到目的，从而引进了特殊屏蔽方式。

在特殊屏蔽方式中，用OCW，对屏蔽寄存器中某一位进行置位时，同时使“在服务”寄存器中的对应位Isi自动清零，这样，不仅屏蔽了当前正在处理的这级中断，而且真正开放了其他级别较低的中断，此时即使有最低级的中断请求，也会得到响应。

由此可知，特殊屏蔽方式总是在中断处理程序中使用。

3.结束中断处理的方式 8259A结束中断处理的方式有两种，即自动结束方式和非自动结束方式。

非自动结束方式又分两种，一种为一般的中断结束方式，另一种为特殊的中断结束方式。

不管用哪种优先级方式工作，当一个中断请求得到响应时，8259A都会在“在服务”寄存器中设置相应位Isi，为此后优先权电路的裁决提供依据。

当中断处理程序结束时，必须使Isi位清零，这个使Isi位清零的动作就是中断结束处理。

（1）中断自动结束方式 这种方式只能用于系统中只有一片8259A，并且多个中断不会嵌套的情况。

在中断自动结束方式中，系统一进入中断过程，8259A就自动将“在服务”寄存器中的对应位Isi清除，这样，尽管系统正在为某个设备进行中断服务，但对8259A来说，“在服务”寄存器中却没有对应位作指示。

这种方式是最简单的中断结束方式。

其设置方法是，在对8259A初始化编程时，使初始化命令ICW4的D1位为1。

在这种情况下，当CPU第二个中断响应脉冲送到8259A后，8259A便自动清除“在服务”寄存器中的对应位Isi。



版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>