

<<数字电子技术实验教程>>

图书基本信息

书名：<<数字电子技术实验教程>>

13位ISBN编号：9787564313296

10位ISBN编号：7564313293

出版时间：2011-8

出版时间：西南交通大学出版社

作者：杨小雪 编

页数：182

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术实验教程>>

### 内容概要

全书共有6章，第1章介绍数字电子技术基本知识；第2章数字电路基本实验，实验项目有通用数字器件、脉冲电路、D/A转换器、A/D转换器；第3章、第4章介绍可编程逻辑器件应用必需的入门级基础知识；Quartus S-具软件和Verilog HDL硬件描述语言；第5章为可编程逻辑实验；第6章为数字系统综合实验，可供综合性实验和电子技术课程设计选题使用。

本书具有电子设计自动化(EDA)特点，实验项目分三个层次：基础实验、可编程逻辑基础实验及数字系统综合实验，可以满足不同学习阶段及因材施教的教学需要。

本书可作为高等院校电子类、电气类专业及其他相近专业本科生教材，也可供成人教育或有关工程技术人员参考。

# <<数字电子技术实验教程>>

## 书籍目录

### 第1章 数字电子技术基本知识

- 1.1 概述
- 1.2 数字电路基本测量技术
- 1.3 数字电路故障检测方法

### 第2章 数字电路基本实验

- 实验1 基本逻辑门特性测试
- 实验2 SSI组合逻辑电路设计
- 实验3 集成触发器应用
- 实验4 计数、译码、显示电路
- 实验5 模拟开关及其应用
- 实验6 集成单稳触发器的应用
- 实验7 555集成定时器的应用
- 实验8 D / A转换器的功能测试
- 实验9 A / D转换器的功能测试

### 第3章 QuartusII工具软件使用入门

- 3.1 概述
  - 3.1.1 Quartus II设计流程简介
  - 3.1.2 Quartus II安装
- 3.2 QuartusII的图形输入法
  - 3.2.1 设计项目建立及源文件设计输入
  - 3.2.2 综合设计文件
  - 3.2.3 仿真设计文件
  - 3.2.4 编程(配置)下载设计文件
- 3.3 Quartus 文本输入法
  - 3.3.1 一位全加器的设计实例
  - 3.3.2 QuartusII的RTL阅读器
- 3.4 Quartus 图形及文件混合输入法
  - 3.4.1 四位累加法器层次文件设计
  - 3.4.2 四位累加法器实验
- 3.5 Quartus 参数化宏功能模块的使用
  - 3.5.1 常用参数化宏模块介绍
  - 3.5.2 ROM(只读存储器)的定制
  - 3.5.3 设计实例：三角波发生器

### 第4章 Verilog HDL 简介

### 第5章 可编程逻辑基本实验

### 第6章 数学系统综合设计性实验

### 附录1 本书实验用器件速查手册

### 附录2 MFB-3数学电子技术实验器

### 附录3 MFB-5型数学电路自主学习实验器

### 附录4 DE2开发平台

### 参考文献

<<数字电子技术实验教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>