

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787564308216

10位ISBN编号：7564308214

出版时间：2010-8

出版时间：西南交通大学出版社

作者：晏明军，张进利，于玲 主编

页数：191

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是由具有多年职业教育工作经验的专任教师根据当代高等职业教育的培养目标和基本要求而编写的一本实用教材。

内容包括数字电路基础、基本逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲信号的产生与整形、半导体存储器与可编程逻辑器件。

为了宜教利学，每一章均配以目标任务和学习要点做引导，配以知识归纳为概括，配以知识训练和技能训练为巩固提高，使学生从各个角度理解和掌握相关知识，培养、训练学生利用相关知识解决实际问题的能力。

本书可作为高等职业教育电子技术类、通信技术类、计算机应用、自动控制、机电一体化、工业企业电气化等专业的专业课或技术基础课教材，也可供从事电子技术的工程技术人员自学与参考。

<<数字电子技术基础>>

书籍目录

绪论第1章 数字电路基础 1.1 数制及编码 1.2 逻辑函数及其表示方法 1.3 逻辑代数的基本定律和规则 1.4 逻辑函数的代数化简法(公式法) 1.5 逻辑函数的卡诺图化简法(图形法) 知识归纳 知识训练第2章 基本逻辑门电路 2.1 基本逻辑门电路 2.2 TTL集成门电路 2.3 COMS集成门电路 知识归纳 知识训练第3章 组合逻辑电路 3.1 组合逻辑电路的分析方法和设计方法 3.2 编码器和译码器 3.3 数据选择器和数据分配器 3.4 加法器和数值比较器 3.5 组合逻辑电路中的竞争与冒险现象 知识归纳 知识训练第4章 触发器 4.1 基本RS触发器 4.2 时钟触发器 4.3 集成触发器 4.4 触发器应用举例 知识归纳 知识训练第5章 时序逻辑电路 5.1 时序逻辑电路的基本概念 5.2 时序逻辑电路的分析方法 5.3 计数器 5.4 寄存器 5.5 同步和异步时序逻辑电路的设计方法 知识归纳 知识训练第6章 脉冲信号的产生与整形 6.1 多谐振荡器 6.2 单稳态触发器 6.3 施密特触发器 6.4 555定时器及其应用 知识归纳 知识训练第7章 半导体储存器与可编程逻辑器件 7.1 随机存储器RAM 7.2 只读存储器ROM 7.3 可编程逻辑器件PLD 知识归纳 知识训练附录 常用数字集成电路一览表参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>