

<<数字电路及数字系统设计>>

图书基本信息

书名：<<数字电路及数字系统设计>>

13位ISBN编号：9787564307905

10位ISBN编号：7564307900

出版时间：2010-8

出版时间：西南交通大学出版社

作者：蒋万君

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路及数字系统设计>>

内容概要

本书从应用角度出发,在保持数字电路教材经典内容的基础上,增加了可编程逻辑器件的数字系统设计,主要内容包括逻辑代数基础、半导体集成门电路、组合逻辑电路、时序逻辑电路、脉冲波形的产生与整形、D/A与A/D转换、半导体存储器与可编程逻辑器件、硬件描述语言VHDL、可编程逻辑器件的数字系统设计以及GW48型EDA实验开发系统的使用等。

本书以独特的视角,选取大量实例展开理论分析并做了详细解答,以区别传统的讲述方法,特别是在各章、节中插入的。

说明。

具有概括和提升作用。

本书讲述精炼实用、深入浅出,插图规范美观,章节布局合理、系统完善,可作为计算机类、电子类等专业的本科教材。

<<数字电路及数字系统设计>>

书籍目录

第1章 逻辑代数基础 1.1 概述 1.2 逻辑代数中的基本运算及基本公式 1.3 逻辑函数的标准形式及化简
习题第2章 半导体集成门电路 2.1 半导体开关元件 2.2 TTL集成门电路 2.3 CMOS集成门电路
2.4 集成门电路的连接。
习题第3章 组合逻辑电路 3.1 组合逻辑电路的分析与设计 3.2 常用组合逻辑电路 3.3 用MSI芯片设计组合逻辑电路 3.4 组合逻辑电路中的竞争与险象 习题第4章 时序逻辑电路 4.1 存储元件·触发器
4.2 同步时序逻辑电路 4.3 异步时序逻辑电路 4.4 时序逻辑电路的设计 习题第5章 脉冲波形的产生与整形 5.1 555时基电路 5.2 脉冲波形的产生 5.3 脉冲波形的整形 习题第6章 D/A与A/D转换第7章
半导体存储器与可编程逻辑器件第8章 硬件描述语言VHDL第9章 可编程逻辑器件的数字系统设计
附录 GW48型EDA实验开发系统的使用参考文献

<<数字电路及数字系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>