

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787564301026

10位ISBN编号：7564301023

出版时间：2008-11

出版时间：西南交通大学出版社

作者：李勇，徐永谦 主编

页数：181

字数：292000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是编者在多年《数字电子技术》和《数字逻辑》课程教学经验以及在部颁教学大纲的基础上，结合目前高职高专学生的实际学习能力编写的。

全书注重逻辑基础概念的建立，对于逻辑函数的真值表、逻辑代数式、卡诺图、逻辑图和波形图的五种表示方法，逻辑代数的与或式、或与式、与非—与非式、或非—或非式、与或非式均作了较为详细的介绍，使读者有较为坚实的基础学习组合逻辑电路和时序逻辑电路。

在时序逻辑电路的处理上采用了组合逻辑电路的真值表法处理时序逻辑电路的问题，使时序逻辑电路的设计问题也变得和组合逻辑电路的设计一样较为容易掌握。

书中每章都有较多例题，且例题的类型也多样化，使内容更易被学习者接受。书末附有各章习题。

<<数字电子技术>>

书籍目录

第1章 数制和码制

1.1 数制

1.2 码制

习题

第2章 逻辑运算和逻辑门

2.1 基本逻辑运算和基本逻辑门

2.2 复合逻辑运算和复合逻辑门

第3章 逻辑代数

3.1 逻辑代数公式

3.2 逻辑代数的基本定理一

3.3 逻辑函数的表示方法

3.4 逻辑函数的卡诺图表示法

3.5 逻辑函数的两种标准表示形式

3.6 逻辑函数的公式法化简

3.7 逻辑函数的卡诺图化简

3.8 具有无关项的逻辑函数及其化简

3.9 逻辑函数式的几种代数表示方法

习题

第4章 组合逻辑电路

4.1 概述

4.2 组合逻辑电路各种描述方法的相互转换

4.3 组合逻辑电路的分析与设计

4.4 常用的组合逻辑电路模块

4.5 组合逻辑电路中的竞争与冒险

习题

第5章 触发器

5.1 基本RS触发器

5.2 同步RS触发器

5.3 同步JK触发器

5.4 主从RS触发器

5.5 主从JK触发器

5.6 维持-阻塞型D触发器

5.7 T与T'触发器

5.8 触发器功能的转换

习题

第6章 时序逻辑电路

6.1 同步时序逻辑电路的分析与设计

6.2 异步时序逻辑电路的分析与设计

6.3 寄存器

6.4 集成计数器

习题

第7章 脉冲波形的产生和变换

7.1 555定时器

7.2 用555定时器构成施密特触发器

7.3 用555定时器构成多谐振荡器

<<数字电子技术>>

7.4 单稳态触发器

第8章 数字信号与模拟信号的转换

8.1 D/A转换器

8.2 A/D转换器

第9章 半导体存储器

9.1 只读存储器(ROM)

9.2 随机存取存储器(RAM)

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>