

<<EDA技术及电子设计>>

图书基本信息

书名：<<EDA技术及电子设计>>

13位ISBN编号：9787563525560

10位ISBN编号：7563525564

出版时间：2011-2

出版时间：北京邮电大学出版社

作者：樊辉娜 编

页数：243

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<EDA技术及电子设计>>

内容概要

樊辉娜编著的《EDA技术及电子设计》根据高等职业学院电子设计自动化课程的教学基本要求，以实施“项目教学”、注重“工作过程”为教学方式，依据高职EDA教学中的教学实践经验编写。

《EDA技术及电子设计》通过六大项目实例，阐述EDA技术在电子设计中的应用。本着项目教学在“学中做，做中学”的宗旨，把理论知识融入到项目工程的操作中去学，让学习目的更加明确、知识的应用能力更加突出。

本书内容通俗易懂，叙述深入浅出，注重理论联系实际，突出应用研究能力的培养。

本书可以作为高职院校电类等相关专业课程的教材，也可供相关专业技术人员阅读参考。

书籍目录

第1篇 Protel DXP应用与印制电路板设计

Protel DXP软件概述

项目1 电源电路的原理图设计与制板

任务1-1 Protel DXP文件管理

任务1-2 Protel DXP原理图设计环境的设置

任务1-3 Protel DXP的原理图绘制

任务1-4 生成原理图报表及打印原理图

任务1-5 元件符号的制作与建立元件库

任务1-6 元件封装制作与建立封装库

任务1-7 印制电路板的设计

项目2 四端口串行接口层次电路的设计

任务2-1 四端口串行接口电路的层次原理图

习题

第2篇 Multisim 2001设计仿真

Multisim 2001软件概述

项目3 直流稳压源与放大电路的设计仿真

任务3-1 直流稳压电源的设计与仿真

任务3-2 单级放大电路的仿真

项目4 数字钟的设计与仿真

任务4-1 六十与二十四进制计数器的设计与仿真(用芯片74160实现)

任务4-2 数字钟的设计与仿真

习题

第3篇 Quartus 软件应用及VHDL语言设计

FPGA/CPLD简介

VHDL语言

项目5 基于VHDL语言的数字钟的设计

任务5-1 原理图输入设计法——一位全加器的设计

任务5-2 VHDL文本输入设计法——计数器分频器的时序设计

任务5-3 7段数码显示译码器设计及动态扫描显示电路的VHDL设计

任务5-4 层次设计法实现系统级电路设计

任务5-5 数字钟的总体设计

项目6 基于状态机的8路彩灯控制器

任务6-1 基于状态机的8路彩灯花型循环控制模块的设计

任务6-2 基于状态机的8路彩灯VHDL总体设计

习题

附录1 VHDL设计常用程序

1-1 门电路的程序设计

1-2 常用组合电路的设计

1-3 时序逻辑电路的程序设计

附录2 Protei DXP元件库集锦

绘图员级考试大纲

参考文献

<<EDA技术及电子设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>