

<<船舶无线电技术基础>>

图书基本信息

书名 : <<船舶无线电技术基础>>

13位ISBN编号 : 9787563224920

10位ISBN编号 : 7563224920

出版时间 : 2010-11

出版时间 : 大连海事大学出版社

作者 : 董辉 , 马宝山 著

页数 : 183

版权说明 : 本站所提供下载的PDF图书仅提供预览和简介 , 请支持正版图书。

更多资源请访问 : <http://www.tushu007.com>

<<船舶无线电技术基础>>

内容概要

《船舶无线电技术基础》是为航海专业二年级学生的“船舶无线电技术基础”课程编写的教材。在参考国外优秀原版电子电路相关教材的基础上，结合本课程教学大纲编写而成。

《船舶无线电技术基础》内容主要包括两部分：第1~7章为模拟电路部分，第8~11章为数字电路部分。

模拟电路部分包括电子与通信系统简介，二极管及其基本电路，三极管及基本放大器，场效应管及场效应管放大器，功率放大器，集成运算放大器及基本运算电路，通信电路。

数字电路部分包括数制及编码，逻辑门和布尔代数，组合逻辑及功能，触发器与时序逻辑电路。

《船舶无线电技术基础》内容精炼，浅显易懂，适合非电子信息类专业的电子技术课程使用，也可以作为相关专业的英文参考教材。

<<船舶无线电技术基础>>

书籍目录

Chapter 1 Introduction
1.1 Electronic Systems
1.2 Communication Systems
Chapter 2 Diodes and Diode Circuits
2.1 Diode Characteristics
2.2 Rectifiers
2.3 Diode Limiting Circuits
2.4 Zener Diode
Chapter 3 Bipolar Junction Transistors (BJTs)
3.1 Basic Operation of Bipolar Junction Transistors
3.2 BJT Bias Circuits
3.3 BJT Amplifiers
3.4 Multistage Amplifiers
Chapter 4 Field-Effect Transistors (FETs)
4.1 Classification of Field-Effect Transistors (FETs)
4.2 FETs Operation
4.3 FETs Biasing
4.4 FET Linear Amplifiers
Chapter 5 Power Amplifiers
5.1 Parameters and Classification of Power Amplifiers
5.2 Class B Power Amplifiers
Chapter 6 Operational Amplifiers and Basic Op-Amp Circuits
6.1 Introduction to Operational Amplifiers
6.2 The Differential Amplifier
6.3 Negative Feedback
6.4 Op-Amp Configurations with Negative Feedback
6.5 Summing Amplifiers
6.6 Integrators and Differentiators
Chapter 7 Communications Circuits
7.1 Basic AM Communication Systems
7.2 Radio Frequency Circuits
7.3 Frequency Transformation
Chapter 8 Number Systems and Codes
8.1 Binary Numbers
8.2 Hexadecimal Numbers
8.3 Octal Numbers
8.4 Digital Codes
8.5 Binary Digits, Logic Levels, and Digital Waveforms
Chapter 9 Logic Gates and Boolean Algebra
9.1 Three Basic Logic Gates
9.2 The Inverted Gates
9.3 The Exclusive-OR and Exclusive-NOR Gates
9.4 Boolean Algebra
9.5 Boolean Analysis of Logic Circuits
Chapter 10 Combinational Logic and Functions
10.1 Basic Combinational Logic Circuits
10.2 Implementing Combinational Logic
10.3 The Universal Property of NAND
10.4 Adders
10.5 Comparators
10.6 Decoders and Encoders
10.7 Multiplexers (Data Selectors) and Demultiplexers
10.8 Parity Generators/Checkers
Chapter 11 Flip-Flops and Functions of Sequential Logic
11.1 The Flip-Flops
11.2 Counters
11.3 Shift Registers
Glossary
Bibliography

<<船舶无线电技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>