

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787562430971

10位ISBN编号：7562430977

出版时间：2004-6

出版单位：重庆大学

作者：耿秀华 编

页数：217

字数：355000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

汇编语言程序设计是高等院校计算机各专业的一门基础技术必修课。

它不仅是计算机组成原理、操作系统与接口技术等其他课程的必要先修课，而且对于训练学生掌握程序设计技术，熟悉上机操作和程序调试技术都有重要作用。

本书详细地阐述和讨论了8086/8088汇编语言程序设计的原理、方法和技巧。

主要内容包括：8086/8088的硬件结构与编程环境，8086/8088的寻址方式和指令系统，汇编语言程序格式，汇编语言程序设计的基本结构，高级汇编语言技术，DOS中断调用，汇编语言和高级语言的混合编程等。

本教材作为“高职高专计算机专业系列教材”之一，其特点是通俗易懂，注重实践能力的培养，内容组织与编排以应用为主线，主要面向高职高专院校计算机类的学生，也可供各类自学者作为入门教材使用。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 基础知识	1.1 汇编语言的基本概念及特点	1.1.1 机器语言	1.1.2 汇编语言	1.1.3 汇编语言的特点
	1.2 数据表示方法	1.2.1 数制及其转换	1.2.2 数值数据的表示方法	1.2.3 字符数据的表示方法
	1.3 微型计算机结构	1.3.1 微型计算机系统概述	1.3.2 8086/8088 CPU的内部结构	1.3.3 8086/8088 CPU的寄存器
1.4 存储器	1.4.1 存储器的种类和功能	1.4.2 内存单元的地址和内容	1.4.3 存储器的段结构	1.4.4 堆栈
第2章 IBM-PC机的寻址方式和指令系统	2.1 8086/8088寻址方式	2.1.1 与数据有关的寻址方式	2.1.2 与转移地址有关的寻址方式	2.2 8086/8088指令系统
	2.2.1 数据传送指令	2.2.2 算术指令	2.2.3 逻辑指令	2.2.4 串处理指令
	2.2.5 控制转移指令	2.2.6 处理机控制指令	第3章 汇编语言程序格式	3.1 汇编语言语句
	3.1.1 汇编语言语句类别与格式	3.1.2 指令语句中的操作数	3.1.3 指令语句中的运算符和操作符	3.2 伪指令
	3.2.1 数据定义伪指令	3.2.2 符号定义伪指令	3.2.3 段定义伪指令	3.2.4 过程定义伪指令
	3.2.5 程序开始和结束伪指令	3.2.6 对准伪指令	3.2.7 基数控制伪指令	3.3 汇编语言源程序格式
	3.3.1 汇编语言源程序格式	3.3.2 程序返回DOS的方法	3.4 汇编语言程序的上机过程	3.4.1 建立汇编语言的工作环境
	3.4.2 汇编语言源程序的上机过程	3.4.3 调试工具DEBUG程序的使用	第4章 顺序程序设计	第5章 分支程序与循环程序设计
	第6章 子程序设计	第7章 高级汇编语言技术	第8章 中断和系统功能调用	第9章 汇编语言与高级语言的混合编程
	附录 参考文献			

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>