

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787562421658

10位ISBN编号：756242165X

出版时间：2002-8

出版时间：重庆大学出版社

作者：唐德洲 主编

页数：277

字数：368000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术>>

### 内容概要

本书系高职高专信息类专业系列教材之一。

全书共八章，主要内容有：数字与逻辑代数、TTL及MOS集成逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲的产生与整形、数/和模/数转换、大规模集成电路RAM、ROM、PAL和GAL等。

各章均有习题。

除第一章外，在其他各章都给出了参考实训方案；附录一给出了综合实训方案。

本书可作为高等职业学校、高等工程专科学校信息类、电类专业的技术基础课教材，也可供从事电子技术的工程技术人员参考。

## 书籍目录

绪论第一章 数字逻辑基础 第一节 计数制与代码 第二节 带符号数的代码表示 第三节 逻辑代数基础 第四节 逻辑函数的表示方法 第五节 逻辑函数的化简方法 小结 习题一第二章 门电路 第一节 半导体器件的开关特性 第二节 分立元件门电路 第三节 TTL门电路 第四节 TTL门电路的其他类型 第五节 MOS门电路 第六节 集成门电路使用中的一些问题 参考实训方案 集成逻辑门的测试与使用 小结 习题二第三章 组合逻辑电路 第一节 SSI组合电路的分析和设计方法 第二节 中规模集成组合逻辑电路 第三节 组合电路中的冒险 参考实训方案 组合逻辑电路的设计与实验 小结 习题三第四章 触发器 第一节 触发器电路结构形式 第二节 主从触发器 第三节 边沿触发器 第四节 触发器逻辑功能的转换 参考实训方案 集成触发器逻辑功能测试 小结 习题四第五章 时序逻辑电路 第一节 时序逻辑电路的分析 第二节 寄存器 第三节 计数器 第四节 移位寄存器型计数器 第五节 时序电路的设计 参考实训方案 MSI计数器的应用 小结 习题五第六章 脉冲信号的产生与整形 第一节 施密特触发器 第二节 单稳态触发器 第三节 多谐振荡器 第四节 555定时器 参考实训方案 555定时器的应用 小结 习题六第七章 A/D与D/A转换器 第一节 概述 第二节 D/A转换器 第三节 A/D转换器 参考实训方案 A/D和D/A转换器及其应用 小结 习题七第八章 大规模集成电路 第一节 随机存取存储器(RAM) 第二节 只读存储器(ROM) 第三节 存储器容量的扩展 \*第四节 其他类型存储器简介 第五节 可编程逻辑器件 参考实训方案 集成电路EPROM及GAL的原理及应用 小结 习题八附录 附录一 放大电路基础 附录二 综合实训 附录三 常用逻辑图形符号对照表 附录四 半导体集成电路型号命名规则部分习题答案参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>