

<<80X86汇编语言程序设计>>

图书基本信息

书名：<<80X86汇编语言程序设计>>

13位ISBN编号：9787562316541

10位ISBN编号：7562316546

出版时间：2001-3-1

出版时间：华南理工大学出版社

作者：廖开际,李纓,彭利宁

页数：302

字数：475000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<80X86汇编语言程序设计>>

内容概要

本书系统地介绍了80X86微型计算机的汇编语言及其程序设计技术。

全书共十章，第一章介绍80X86系列微型计算机的组织，包括CPU、I/O系统以及实模式和保护模式下的存储器管理；第二章介绍80X86系列微处理器的寻址方式、汇编语言程序的组织、上机过程和程序调试技术；第三章到第五章系统地介绍80X86系列微处理器的指令系统及其应用；第六章介绍DOS和BIOS功能及其应用；第七章阐述顺序程序、分支程序、循环程序和子程序的设计技术；第八章讨论结构、记录、宏、重复汇编和条件汇编等高级汇编程序设计技术；第九章阐述模块化程序设计技术；第十章叙述I/O程序设计、设备驱动程序设计和保护模式下程序设计三个专题。每章后面都有问题和练习，便于读者复习和检查学习效果。

本书可作为高等院校电子与信息类专业“汇编语言程序设计”的教材，也可供计算机工程技术人员参考。

<<80X86汇编语言程序设计>>

书籍目录

1 80X86微型计算机的组织 1.1 微处理器的历史回顾 1.2 IBM - PC系列计算机的存储器和I/O系统 1.3 微处理器的工作模式 问题和练习 12 寻址方式与汇编语言程序的组成 2.1 汇编语言 2.2 寻址方式 2.3 汇编语言程序的组成 2.4 段的简化定义 2.5 上机指导 2.6 调试程序DEBUG 问题和练习 23 数据传送指令 3.1 通用数据传送 3.2 地址传送指令 3.3 IN/OUT(输入输出)指令 3.4 串数据传送指令 3.5 其他数据传送指令 问题和练习 34 算术与逻辑运算指令 4.1 加法、减法和比较 4.2 乘法和除法 4.3 BCD码和ASCII码算术运算 4.4 逻辑指令 4.5 串扫描和串比较指令 问题和练习 45 程序控制指令 5.1 转移指令 5.2 过程调用指令 5.3 中断概述 5.4 机器控制指令及其他指令 问题和练习 56 DOS与BIOS中断及应用 6.1 DOS功能调用及其应用 6.2 磁盘文件管理及应用 6.3 基本输入输出系统(BIOS) 问题和练习 67 汇编语言程序设计 7.1 汇编语言的语句 7.2 顺序程序设计 7.3 分支程序设计 7.4 循环程序设计 7.5 子程序设计 问题和练习 78 高级汇编语言技术 8.1 结构和记录 8.2 宏 8.3 重复汇编 8.4 条件汇编 问题和练习 89 模块化程序设计 9.1 段的完整定义的进一步说明 9.2 模块间的通信 9.3 子程序库 9.5 汇编语言与高级语言的接口 问题和练习 910 汇编语言编程高级专题 10.1 输入/输出程序设计 10.2 设备驱动程序设计 10.3 保护模式下的程序设计 问题和练习 10 参考文献

<<80X86汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>