

<<Verilog程序设计与EDA>>

图书基本信息

书名：<<Verilog程序设计与EDA>>

13位ISBN编号：9787560629100

10位ISBN编号：7560629105

出版时间：2012-9

出版时间：西安电子科技大学出版社

作者：刘靳，刘笃仁 编著

页数：215

字数：327000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Verilog程序设计与EDA>>

内容概要

刘靳和刘笃仁编著的《Verilog程序设计与EDA》除绪论外共分9章，主要包括：Verilog HDL的基本结构与描述方式、Verilog HDL的基本要素、Verilog HDL的基本语句、组合电路设计、时序电路设计、仿真测试程序设计、组合电路设计实例、时序电路设计实例、EDA开发软件等。书中选用了相当数量的例题、实例，便于读者联系实际，举一反三，学习运用。

《Verilog程序设计与EDA》可作为高等学校通信、电子工程、自动控制、工业自动化、检测技术及电子技术应用等相关电类专业本科和专科生Verilog HDL、EDA课程的教材和教学参考书，也可作为相关工程技术人员的学习参考书。

<<Verilog程序设计与EDA>>

书籍目录

绪论

0.1 关于VerilogHDL

0.2 关于EDA

第1章 VerilogHDL的基本结构与描述方式

1.1 基本结构

1.2 描述方式

思考与习题

第2章 VerilogHDL的基本要素

2.1 标识符 (identifier)

2.2 格式与注释

2.3 数据

2.4 数据类型

2.5 操作符

2.6 系统函数和系统任务

2.7 编译预处理指令

思考与习题

第3章 VerilogHDL的基本语句

3.1 赋值语句

3.2 块语句

3.3 条件语句

3.4 循环语句

3.5 结构说明语句

3.6 行为描述语句

3.7 内置门语句

3.8 内置开关语句

3.9 用户定义原语UDP

3.10 force强迫赋值语句

3.11 specify延迟说明块

3.12 关于verilog-2001新增的一些特性

3.13 关于Verilog-2005

思考与习题

第4章 组合电路设计

4.1 简单组合电路设计

4.2 复杂组合电路设计

思考与习题

第5章 时序电路设计

5.1 简单时序电路设计

5.2 复杂时序电路设计

思考与习题

第6章 仿真测试程序设计

6.1 用VerilogHDL设计仿真测试程序

6.2 用ABEL-HDL设计仿真测试向量

思考与习题

第7章 组合电路设计实例

7.1 编码器

<<Verilog程序设计与EDA>>

7.2 译码器

7.3 数据选择器

7.4 数据分配器

7.5 数值比较器

思考与习题

第8章 时序电路设计实例

8.1 序列检测器

8.2 脉冲分配器

8.3 8路抢答器

8.4 数字跑表

8.5 交通灯控制系统

8.6 以2递增的变模计数器

8.7 定时器的Verilog编程实现

8.8 ATM信元的接收及空信元的检测系统

8.9 点阵汉字显示系统

思考与习题

第9章 EDA开发软件

9.1 Xilinx公司的EDA开发软件

9.2 Lattice公司的EDA开发软件

思考与习题

附录1 Verilog关键字

附录2 Nexys3DDigilent技术支持

附录3 Nexys3开发板

参考文献

<<Verilog程序设计与EDA>>

编辑推荐

刘靳和刘笃仁编著的《Verilog程序设计与EDA》从初学者的角度出发，循序渐进地介绍了Verilog HDL程序设计与EDA应用，将基本概念、难点疑点分散到各章、各节，甚至贯穿于例题、实例的注释中，以便读者轻松学习，逐步消化。

本书相关内容来自教学与科研实践，能使读者快速掌握Verilog HDL语言的实质，并能应用其设计实现各种现代数字电路与系统。

<<Verilog程序设计与EDA>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>