

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787560618302

10位ISBN编号：7560618308

出版时间：2007-6

出版时间：西安电子科技大学出版社

作者：蒋卓勤

页数：185

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

《面向21世纪高职高专规划教材：数字电子技术》根据高职高专电子技术课程教学要求编写。全书充分体现了职业教育的特点和要求，力求做到理论与实际紧密结合，通俗易懂，好学实用。本书共分8章，内容包括数字逻辑基础、逻辑门电路、组合逻辑电路、小规模时序电路及其应用、中规模时序模块及其应用、数/模和模/数转换器原理与应用、存储器与可编程逻辑器件、脉冲单元电路。

本书可作为各类高职高专院校电气、自动化、机电等专业的教材或参考书，也可供相关专业工程技术人员参考。

书籍目录

第1章 数字逻辑基础1.1 数字信号与数字电路1.1.1 模拟量与数字量1.1.2 数字信号和数字电路1.2 数制与编码1.2.1 数制1.2.2 数制间的转换1.2.3 编码1.3 逻辑代数的基本定律与规则1.3.1 逻辑变量与逻辑函数1.3.2 基本逻辑运算1.3.3 逻辑代数的基本定律1.3.4 逻辑代数的三个基本规则1.3.5 逻辑函数的公式化简法1.4 逻辑函数的卡诺图化简1.4.1 逻辑函数的最小项表达式1.4.2 逻辑函数的卡诺图表示法1.4.3 逻辑函数的卡诺图化简法1.4.4 包含任意项的逻辑函数的化简本章小结习题第2章 逻辑门电路2.1 常用逻辑门2.1.1 基本逻辑门2.1.2 复合逻辑门2.2 TTL逻辑门2.2.1 TTL与非门电路组成2.2.2 工作原理2.2.3 TTL与非门的外部特性2.2.4 其它逻辑功能的TTL门电路2.3 MOS门电路2.3.1 NMOS电路2.3.2 CMOS电路2.4 集成电路使用常识2.4.1 TTL电路使用常识2.4.2 CMOS电路使用常识2.5 逻辑门电路的计算机仿真实验本章小结习题第3章 组合逻辑电路3.1 组合电路的分析与设计3.1.1 组合电路的分析3.1.2 组合电路设计简介3.2 中规模组合逻辑模块及其应用3.2.1 加法器3.2.2 数字比较器3.2.3 编码器3.2.4 译码器3.2.5 数据选择器3.3 组合电路的竞争与冒险3.3.1 竞争与冒险3.3.2 竞争与冒险的判断3.3.3 消除冒险的方法3.4 组合电路的计算机仿真实验本章小结习题第4章 小规模时序电路及其应用4.1 触发器4.1.1 基本RS触发器4.1.2 时钟RS触发器4.1.3 时钟D触发器4.2 集成触发器4.2.1 JK触发器4.2.2 D触发器4.2.3 T触发器4.2.4 触发器的直接置位和直接复位4.3 同步时序电路的分析4.3.1 时序逻辑电路的一般结构4.3.2 时序逻辑电路的一般分析方法4.3.3 同步时序逻辑电路分析举例4.4 典型同步时序电路的设计4.4.1 设计步骤4.4.2 设计举例4.5 小规模时序电路的计算机仿真本章小结习题第5章 中规模时序模块及其应用5.1 中规模集成计数器及应用5.1.1 二一五十一进制计数器74LS905.1.2 四位二进制计数器74LS161.....第6章 数 / 模和模 / 数转换器原理与应用第7章 存储器与可编程逻辑器件第8章 脉冲单元电路参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>