

<<80X86微机原理与接口技术>>

图书基本信息

书名：<<80X86微机原理与接口技术>>

13位ISBN编号：9787560614670

10位ISBN编号：7560614671

出版时间：2005-1

出版时间：西安电子科技大学出版社

作者：喻宗泉

页数：387

字数：589000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<80X86微机原理与接口技术>>

内容概要

本书重点讨论80X86微机系统各逻辑部件的运行机理、编程实例和实用接口，主要内容包括微机的运算基础与结构基础、8086/8088微机系统、80386/80486和Pentium微机系统、微机的存储器和存储器管理技术、指令系统和汇编语言程序设计、中断管理和异常处理技术、I/O接口技术和常用接口芯片编程技术。

本书可作为各类高等院校“微机原理与接口技术”课程的教学用书，也可供有关工程技术人员、管理人员及自学者学习、参考。

<<80X86微机原理与接口技术>>

书籍目录

引论 Von Neumann计算机和智能计算机 第1章 微机基础知识 1.1 二进制数和十六进制数 1.1.1 二进制有符号数的机器码表示 1.1.2 补码运算和溢出判断 1.1.3 定点、浮点表示 1.2 十进制数 1.2.1 十进制数的BCD码表示 1.2.2 十进制数在微机中的运算 1.3 字符 1.3.1 字符的ASCII码表示 1.3.2 字符运算 1.4 微型计算机系统的基本组成 1.4.1 常用术语 1.4.2 微机的三总线结构 1.4.3 微处理器的基本结构 1.5 存储器的基本结构 1.5.1 存储单元的地址和内容 1.5.2 程序和数据在存储器中存放的方式 1.5.3 存储器主要性能指标 1.6 微机工作原理 1.7 小结 习题与思考题 第2章 8086/8088微机系统 2.1 8086/8088存储器 2.1.1 规则存放和非规则存放 2.1.2 1 MB内存的分体结构和寻址 2.1.3 存储器分段组织 2.1.4 物理地址和逻辑地址 2.1.5 段寄存器的初始化 2.2 堆栈操作 2.3 8086/8088 CPU 2.3.1 8086/8088的功能结构 2.3.2 8086/8088寄存器的结构 2.4 8086/8088功能引线和引脚 2.4.1 8086/8088引脚名称和信号 2.4.2 8086/8088引脚功能 2.4.3 8088 CPU与8086 CPU的异同 2.5 8086/8088微机系统 2.5.1 两种工作方式下的系统配置 2.5.2 系统配置的集成芯片 2.6 8086/8088总线操作和工作时序 2.6.1 指令周期、总线周期和时钟周期 2.6.2 M/IO读周期 2.6.3 M/IO写周期 2.6.4 中断响应周 2.6.5 复位时的总线信号和时序 2.7 小结 习题与思考题 第3章 80386/80486微机系统 3.1 当代微机系统新技术 3.1.1 流水线作业技术 3.1.2 预测执行、乱序执行技术和精简指令集计算技术 3.1.3 主存和高速缓冲存储技术 3.1.4 虚拟存储技术 3.2 80386/80486 CPU 3.2.1 80386 CPU 3.2.2 80486 CPU 3.3 80386/80486存储器的结构 3.3.1 物理存储器寻址 3.3.2 虚拟存储器寻址 3.4 80386/80486 CPU对存储器的管理 3.4.1 物理存储器管理 3.4.2 虚拟存储器分段管理 3.4.3 虚拟存储器分页管理 3.4.4 实地址方式、保护虚拟地址方式和虚拟8086方式 3.5 特权保护和任务切换 3.6 80386/80486微机系统 3.6.1 多功能I/O芯片82380 3.6.2 82350芯片组 3.7 Pentium系列微处理器及微机系统简介 3.7.1 Pentium系列微处理器 3.7.2 Pentium微机简介 3.8 小结 习题与思考题 第4章 内部存储器 第5章 80X86寻址方式和指令系统 第6章 汇编语言程序设计 第7章 中断技术 第8章 接口技术 第9章 常用I/O接口芯片附录A 8086/8088指令系统 附录B 80386/80486指令格式部分习题答案 中英名词对 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>