

<<数字电路与逻辑设计>>

图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787560612355

10位ISBN编号：7560612350

出版时间：2003-6

出版时间：西安电子科技大学出版社

作者：蔡良伟 编

页数：260

字数：395000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计>>

内容概要

本书系统地介绍了数字逻辑电路的分析与设计方法、常用集成数字逻辑电路的功能和应用。主要内容包括: 逻辑代数基础、组合逻辑电路、常用组合逻辑电路及MSI组合电路模块的应用、时序逻辑电路、常用时序逻辑电路及MSI时序电路模块的应用、可编程逻辑器件、硬件描述语言VHDL、数/模和模/数转换等。

本书侧重基本概念、基本方法和实际应用的讲述, 可作为高等学校电气信息类有关专业的教材, 也可作为工程技术人员的学习和参考书。

<<数字电路与逻辑设计>>

书籍目录

第一章 逻辑代数基础 1.1 概述 1.2 逻辑代数的基本运算和门电路 1.3 逻辑代数的公式和规则 1.4 逻辑函数常用的描述方法及相互间的转换 1.5 逻辑函数的化简 习题 第二章 组合逻辑电路 2.1 集成门电路 2.2 组合逻辑电路的分析和设计 2.3 组合逻辑电路中的竞争-冒险 习题 第三章 常用组合逻辑电路及MSI组合电路模块的应用 3.1 编码器和译码器 3.2 加法器和比较器 3.3 数据选择器和数据分配器 习题 第四章 时序逻辑电路 4.1 时序逻辑电路的结构和特点 4.2 触发器 4.3 时序逻辑电路的分析 4.4 时序逻辑电路的设计 习题 第五章 常用时序逻辑电路及MSI时序电路模块的应用 5.1 计数器 5.2 寄存器 5.3 移位寄存器型计数器 习题 第六章 可编程逻辑器件 6.1 概述 6.2 可编程逻辑器件(PLD)的表示方法和基本结构 6.3 可编程只读存储器(PROM) 6.4 可编程逻辑阵列(PLA) 6.5 可编程阵列逻辑(PAL) 6.6 通用阵列逻辑(GAL) 6.7 早期可编程逻辑器件的应用 6.8 现场可编程门阵列(FPGA) 6.9 复杂可编程逻辑器件(CPLD) 习题 第七章 硬件描述语言VHDL 7.1 VHDL模型的基本结构 7.2 VHDL的基本元素 7.3 VHDL的语句 7.4 VHDL设计实例 习题 第八章 数/模和模/数转换 8.1 概述 8.2 D/A转换器 8.3 A/D转换器(ADC) 习题 参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>