

<< 《数字电子技术》学习指导与题解 >>

图书基本信息

书名：<< 《数字电子技术》学习指导与题解 >>

13位ISBN编号：9787560611853

10位ISBN编号：7560611850

出版时间：2003-1

出版时间：西安电子科技大学出版社

作者：江晓安董秀峰

页数：195

字数：298000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书与西安电子科技大学出版社出版的高等学校教材《数字电子技术》（江晓安等编著）一书相配套，读者也可单独使用本书。

书中总结了每章的重点内容，即读者必须掌握的内容，并给出了大量例题，详细讲述了解题思路和解题方法，使读者可以举一反三，逐步掌握分析问题和解决问题的能力。

本书还给出了《数字电子技术》教材中的全部习题的解答。

书末附有两套自学考试试题。

本书适合高等学校有关专业本科生和专科生使用，也可供自学考试、夜大、函大等学生使用，还可供其他人员学习数字电路时参考。

书籍目录

第一章 数制与代码	1.1 本章小结	1.1.1 常用数制和各种数制之间的转换	1.1.2 常用代码
	1.1.3 用BCD代码表示R进制的数	1.2 典型题举例	1.3 练习题题解
第二章 基本逻辑运算及集成逻辑门	2.1 本章小结	2.1.1 各种逻辑门的比较	2.1.2 集电极开路门和三态门
		2.1.3 门电路的多余输入端的处理	2.1.4 门电路的负载
	2.2 典型题举例	2.3 练习题题解	
第三章 布尔代数与逻辑函数化简	3.1 本章小结	3.1.1 基本公式和法则	3.1.2 逻辑函数的化简
	3.2 典型题举例	3.3 练习题题解	
第四章 组合逻辑电路	4.1 本章小结	4.1.1 组合逻辑电路的分析和设计	4.1.2 常用中规模组合逻辑部件的原理和应用
	4.2 典型题举例	4.3 练习题题解	
第五章 触发器	5.1 本章小结	5.1.1 基本触发器	5.1.2 集成触发器
	5.2 典型题举例	5.3 练习题题解	
第六章 时序逻辑电路	6.1 本章小结	6.1.1 时序电路的分析	6.1.2 同步时序电路的设计
	6.1.3 计数器	6.1.4 寄存器与移位寄存器	6.1.5 序列信号发生器
	6.2 典型题举例	6.3 练习题题解	
第七章 脉冲波形的产生与变换	7.1 本章小结	7.1.1 555定时电路的功能	7.1.2 单稳态电路
	7.1.3 施密特触发器	7.1.4 多谐振荡器	7.2 典型题举例
	7.3 练习题题解		
第八章 数/模与模/数转换	8.1 本章小结	8.1.1 DAC	8.1.2 ADC
	8.2 典型题举例	8.3 练习题题解	
第九章 半导体存储器和可编程逻辑器件	9.1 本章小结	9.1.1 半导体存储器	9.1.2 可编程逻辑器件PLD
	9.2 典型题举例	9.3 练习题题解	
附录 高等教育数字电子技术自学考试试题一			
高等教育数字电子技术自学考试试题二			

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>