

<<计算机电子电路技术>>

图书基本信息

书名：<<计算机电子电路技术>>

13位ISBN编号：9787560607825

10位ISBN编号：7560607829

出版时间：1999-11

出版时间：西安电子科技大学出版

作者：江晓安

页数：198

字数：301000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机电子电路技术>>

内容概要

本书系按电子工业部《1996—2000年全国电子信息类专业教材编审出版规划》，由计算机教学指导委员会编审、推荐出版。

本书内容包括：数制与编码、逻辑代数与逻辑函数化简、集成逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲产生电路、模数和数模转换电路、可编程逻辑电路。

本书在编写时力求精选内容，深入浅出，图文并茂，便于阅读。

每章均有适量的例题和习题。

本书和《计算机电子电路技术——电路与模拟电子部分》配套使用，也可单独选用。

本书适用于高等学校计算机科学及其应用专业本科生、专科生，也适用于其他电类专业的大学生，也可供从事相关专业的工程技术人员和科研人员参考。

<<计算机电子电路技术>>

书籍目录

引言 第1章 数制与编码 1.1 数制 1.1.1 计数体制 1.1.2 不同数制间的转换 1.2 编码 1.2.1 二进制编码 1.2.2 二—十进制编码 1.2.3 可靠性编码 1.2.4 文字符号码(字符代码) 习题 第2章 逻辑代数与逻辑函数化简 2.1 逻辑代数 2.1.1 逻辑代数、逻辑变量 2.1.2 逻辑函数 2.2 基本逻辑运算 2.2.1 与运算 2.2.2 或运算 2.2.3 非运算 2.2.4 导出逻辑 2.2.5 正逻辑与负逻辑 2.3 逻辑代数的基本定律和基本规则 2.3.1 逻辑函数的相等 2.3.2 逻辑代数的基本定律 2.3.3 逻辑代数的基本规则 2.4 逻辑函数的代数法化简 2.4.1 化简的意义和最简的概念 2.4.2 代数法化简 2.4.3 逻辑函数的转换 2.5 逻辑函数的卡诺图法化简 2.5.1 卡诺图化简的基本原理 2.5.2 逻辑函数的标准式——最小项表达式 2.5.3 用卡诺图表示逻辑函数 2.5.4 利用卡诺图化简逻辑函数 2.5.5 其它函数形式的卡诺图化简 2.5.6 具有“约束”的逻辑函数的化简 习题 第3章 集成逻辑门电路 3.1 概述 3.2 TTL与非门 3.2.1 TTL与非门的典型电路及工作原理 3.2.2 TTL与非门的特性与主要参数 3.2.3 改进型TTL与非门 3.2.4 OC门及三态门 3.3 ECL电路及I²L电路的特点 3.4 CMOS电路 3.4.1 概述 3.4.2 CMOS反相器 3.4.3 CMOS门电路举例 3.5 集成逻辑门电路的使用 3.5.1 产品挑选 3.5.2 某些注意事项 习题 第4章 组合逻辑电路 4.1 概述 4.2 组合电路的分析 4.3 组合电路的设计 4.3.1 设计步骤 4.3.2 由真值表写出表达式 4.3.3 设计举例 4.4 集成全加器 4.4.1 多位二进制数加法器 4.4.2 多位二进制数减法器 4.4.3 二—十进制(BCD码)加法器 4.5 编码器与译码器 4.5.1 编码器(Encoder) 4.5.2 译码器(Decoder) 4.6 数据分配器与数据选择器 4.6.1 数据分配器(Demultiplexer) 4.6.2 数据选择器(Multiplexer) 4.7 数字比较器 4.7.1 一位数字比较器 4.7.2 集成比较器 4.7.3 集成比较器功能的扩展 4.8 组合逻辑电路中的竞争冒险 4.8.1 竞争现象(Race) 4.8.2 冒险现象(Hazard) 4.8.3 冒险现象的判别 4.8.4 消除竞争冒险的方法 习题 第5章 触发器 第6章 时序逻辑电路 第7章 脉冲产生电路和变换电路 第8章 数/模和模/数转换器 第9章 大规模集成电路参考文献

<<计算机电子电路技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>