

<<在系统可编程技术及其器件原理与应用>>

图书基本信息

书名：<<在系统可编程技术及其器件原理与应用>>

13位ISBN编号：9787560607221

10位ISBN编号：7560607225

出版时间：1999-5-1

出版时间：西安电子科技大学出版社

作者：刘笃仁,石磊

页数：305

字数：464000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<在系统可编程技术及其器件原理与应用>>

内容概要

本书内容包括：可编程逻辑器件的表示法、基本结构；可编程阵列逻辑器件；低密度逻辑器件及其编程；ISP技术与ISP器件，高密度可编程逻辑器件；在系统可编程数字开关及互联器件；在系统编程软件应用基础；ISP技术普通应用软件pDS：ISP技术高级应用软件ISP Synario System；全新设计软件工具VHDL；在系统可编程实验板；在系统可编程设计应用；附录。

本书内容取材新颖，理论联系实际，主要章节经教学、科研实践证明效果很好，既可供电子类各专业本科生、研究生作为教材，也可作为电子类工程技术人员的自学参考书。

书籍目录

前言	第一章 可编程逻辑器件的表示法、基本结构	1.1 PLD的电路表示法	1.2 PLD器件的基本结构
第二章 可编程阵列逻辑器件	2.1 PAL的输出和反馈结构	2.2 PAL器件产品简介	2.3 PAL器件的优、缺点
2.4 PAL器件的开发	第三章 低密度可编程逻辑器件GAL及其编程	3.1 GAL的基本结构	3.1.1 普通型GAL
3.1.2 新一代FPLA型GAL器件	3.2 GAL产品简介及其特点	3.2.1 GAL产品简介	3.2.2 GAL的性能特点
3.3 可编程逻辑器件的编程	3.3.1 GAL的编程	3.3.2 高级通用型开发软件ABEL	3.4 GAL设计实习
3.4.1 可逆计数器的设计	3.4.2 6位通用移位寄存器设计	3.4.3 汽车拐弯信号为控制系统设计	第四章 ISP技术与ISP器件
4.1 ISP技术	4.1.1 ISP发展的动力	4.1.2 ISP有得于设计	4.1.3 ISP有得于制造
4.1.4 ISP应用前景广阔	4.1.5 ISP利用了先进的ECMOS工艺	4.1.6 ISP优越性总结	4.1.7 ISP的未来
4.2 ISP器件	4.2.1 六大系列	4.2.2 ISP器件结构	4.3 ISP的实现、多路编程平台与开发工具
4.3.1 ISP的实现	4.3.2 多路编程平台	4.3.3 开发工具	第五章 高密度可编程逻辑器件
5.1 高密度在系统可编程逻辑器件基础	5.1.1 Lattice的ispLSI和pLSI系列概况	5.1.2 ispLSI和pLSI的结构	5.2 ispLIS及pLSI系列简介
5.2.1 1000和1000E系列简介	5.2.2 2000/V系列简介	5.2.3 3000系列简介	5.2.4 6000系列简介
第六章 在系统可编程数字开关GDS及互联器件GDx	6.1 ispGDS系列器件介绍	6.2 ispGDS器件的使用	6.3 ispGDS器件的开发
6.4 ispGDS器件应用实例	6.5 ispGDx系列简介	第七章 在系统编辑软件应用基础	7.1 逻辑电路的描述
7.2 源文件的编写	7.2.1 ABEL源文件格式	7.2.2 pDS源文件格式	7.3 宏器件及其调用
7.3.1 pDS的宏	7.3.2 ISP Synario System的宏	第八章 ISP技术普通应用软件pDS	8.1 pDS软件操作
8.1.1 设计开始	8.1.2 设计输入	8.1.3 设计检验	8.1.4 设计布线
8.1.5 熔丝图生成	8.1.6 器件编程	8.2 未加密与加密后器件中信息读出	8.2.1 未加密器件中信息的读出
8.2.2 加密和器件并进行检查	8.3 组合电路的设计	8.4 时序逻辑电路设计	8.4.1 4 bit二进制计数器设计
8.4.2 可变模计数器设计	第九章 ISP技术高级应用软件ISP Synario System	9.1 概述	9.2 原理图输入法
9.3 编译与仿真	9.4 ABEL语言与原理图混合输入法	9.5 后续	第十章 全新设计软件工具VHDL
10.1 概述	10.2 VHDL的结构和句法	10.2.1 VHDL设计描述的结构	10.2.2 VHDL设计描述的句法
10.2.3 行为级描述中的寄存器、复位、锁存器	10.3 VHDL的层次化设计	10.4 CPLD优化	10.5 VHDL设计流图
第十一章 在系统可编程实验板	11.1 复旦大学和上海Lattice公司联合开发的实验板	11.1.1 在系统可编程逻辑器件实验板	11.1.2 实验板实验功能
11.2 东南大学ISP数字系统实验板	11.2.1 实验板的结构	11.2.2 实验板的特点	11.2.3 实验内容
11.3 西安电子科技大学ISP数字系统实验板	第十二章 在系统可编程设计应用	12.1 设计实习	12.1.1 铁路公路十字路口交通控制电路设计与实现
12.1.2 公路十字路口交通控制电路设计与实现	12.1.3 移位型控制器的设计与实现	12.1.4 抢答器的设计与实现	12.1.5 数字频率设计的设计与实现
12.2 设计思路	12.2.1 组态的存储器控制器	12.2.2 用ispLSI和pLSI实现多路系统的功能	12.2.3 编译多级PLDs进入ispLSI和pLSI器件
12.3 设计有关问题	12.3.1 用户电子鉴名的使用	12.3.2 阻塞保护问题	12.3.3 关于亚稳定性
附录 Lattice ISP系统宏的有关定义及主义附录	Lattice ISP系列器件规格参考文献		

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>