

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787533130923

10位ISBN编号：7533130928

出版时间：2005-2

出版时间：山东科学技术出版社

作者：周常森,范爱平

页数：305

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书依据原国家教委《高等工业学校电子技术基础课程教学基本要求》，并结合山东大学控制科学与工程学院电子新技术应用研究所多年的教学实践经验编写而成。

本书分为《模拟电子技术基础》和《数字电子技术基础》两册。

《模拟电子技术基础》包括半导体器件、基本放大电路、运算放大器及其应用、负反馈放大器、正弦波和非正弦波信号发生器、功率放大器、稳压电源及可编程模拟器件应用技术等内容。

《数字电子技术基础》包括数字电路基础、；逻辑门电路、组合；逻辑电路的分析与设计、组合逻辑模块及其应用、触发器、时序逻辑电路、半导体存储器、脉冲波形的产生及其应用、触发器、时序逻辑电路、半导体存储器、脉冲波形的产生与整形、A/D和D/A转换电路以及可编程逻辑器件应用技术等内容。

在保证电子技术传统内容的基础上，增加了许多最新的电子器件及计算机仿真的内容。

如：新型的电流型运算放大器、跨导型运算放大器、VMOS器件、ispPLD器件及ispPAC器件等内容，以反映电子技术的最新发展，使读者能够尽快接触新的东西。

本书可作为高等院校电气、电子、计算机及自动化类专业的教材，也可供从事电子技术工作的工程技术人员参考。

<<数字电子技术基础>>

书籍目录

第一章 数字电路基础 1.1 数字电路的基本概念 1.2 数制 1.3 二—十进制码 1.4 数字电路中的二极管与三极管 1.5 基本逻辑运算 1.6 逻辑函数其表示方法 本章小结 习题第二章 逻辑门电路 2.1 基本逻辑门电路 2.2 TTL逻辑门电路 2.3 MOS逻辑门电路 2.4 集成逻辑门电路的应用 2.5 正负逻辑及逻辑符号的变换 本章小结 习题第三章 组合逻辑电路的分析与设计 3.1 逻辑代数 3.2 逻辑函数的卡诺图化简法 3.3 组合逻辑电路的分的方法 3.4 组合逻辑电路的设计方法 3.5 组合逻辑电路中的竞争冒险 本章小结 习题第四章 组合逻辑模块及其应用 4.1 编码器 4.2 译码器 4.3 数据选择器 4.4 数值比较器 4.5 加法器 本章小结 习题第五章 触发器 5.1 基本触发器 5.2 主从触发器 5.3 边沿触发器 5.4 集成触发器 本章小结 习题第六章 时序逻辑电路 6.1 时序逻辑电路的基本概念 6.2 时序逻辑电路的一般分析方法 6.3 计数器 6.4 数码寄存器与移位寄存器 6.5 时序逻辑电路的设计方法 本章小结 习题第七章 半导体存储器第八章 脉冲波形的产生与整形第九章 数模与模数转换电路第十章 可编程逻辑器件应用技术

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>