

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787532392711

10位ISBN编号：7532392716

出版时间：2008-2

出版时间：上海科学技术

作者：张青林

页数：236

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

本书首先介绍汇编语言概念及与汇编语言课程相关的基础知识。

以计算机系统组成为线索，阐述了8086 / 8088 CPU的结构，进而介绍其内部寄存器名称和基本作用，并对存储器的组织以及分段情况作了分析讲解。

接着，介绍Intel 8086 / 8088的寻址方式、指令系统和常用伪指令。

以MASM为汇编器，讲解了汇编语言程序的上机过程。

为了避免学生集中学习指令而感到知识容量大、密集度高、枯燥乏味的缺憾，本书将部分指令同顺序程序、分支程序、循环程序、子程序设计结合起来讲解。

上机实验指导部分先从寄存器、存储器操作入手，到DEBUG环境下编程，再过渡到MASM汇编器编程。

增加了基础操作的内容，丰富了实践教学。

为适合不同层次人员的学习，本书将80x86 / Pentium部分指令及编程技术、汇编语言程序综合举例列入选学内容。

本书可作为高职高专、成人高校计算机类、电子类、电气类、自动化类等各专业的教材，也可作为专业技术人员、自学者的参考书。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 汇编语言及相关基础知识 1.1 汇编语言概述 1.2 常用数制及其转换 1.3 无符号数和有符号数  
1.4 原码、反码和补码 1.5 BCD码和ASCII码 1.6 基本逻辑运算 习题第2章 微型计算机内部结构及编程  
模型 2.1 计算机系统组成 2.2 8086 / 8088 CPU组成 2.3 8086 / 8088的存储器组织 2.4 DEBUG的使用  
习题第3章 8086 / 8088的寻址方式和基本指令 3.1 概述 3.2 与数据有关的寻址方式 3.3 8086 / 8088基本  
指令 习题第4章 8086 / 8088伪指令及上机过程 4.1 汇编语言语句格式 4.2 伪指令语句 4.3 宏指令 4.4  
DOS功能调用 4.5 汇编语言程序的上机过程 习题第5章 顺序程序设计 5.1 汇编语言程序设计概述 5.2  
流程图的画法规定 5.3 顺序程序设计第6章 控制转移指令与分支程序设计 6.1 与转移有关的寻址方式  
6.2 控制转移指令 6.3 分支程序设计 习题第7章 循环指令与循环结构程序设计 7.1 循环指令 7.2 循环  
程序的结构 7.3 单重循环程序设计 7.4 循环程序的控制方法 7.5 多重循环程序设计 习题第8章 子程序  
相关指令与子程序设计 8.1 子程序调用与返回指令 8.2 子程序的基本构成 8.3 子程序的参数传递方法  
8.4 子程序设计 8.5 子程序的嵌套与递归 习题第9章 80x86 / Pentium部分新增指令 9.1 Intel系列CPU简  
介 9.2 80286 1曾扩指令 9.3 80386曾扩指令 9.4 80486增扩指令 9.5 Pentium增扩指令 9.6 80x86指令集选  
择伪指令 习题第10章 程序设计综合示例 10.1 算术运算程序设计 10.2 非数值处理程序设计 10.3 发声  
程序设计 10.4 图形显示程序设计 10.5 动画程序设计 习题实验一 显示和修改寄存器及显示存储区操  
作实验二 显示和修改存储单元内容及编程操作实验三 内存操作数、寻址方法和基本指令操作实验四  
数据的建立与传送操作 实验五 算术、逻辑、移位及串指令的操作实验六 数据串传送和查表程序 实  
验七 汇编语言程序的上机过程操作实验八 分支程序、顺序程序设计实验九 循环程序设计实验十 子  
程序设计实验十一 统计学生成绩程序设计实验十二 学生成绩名次表程序设计附录1 80x86指令表附  
录2 DOS系统功能调用(INT 21H)参考文献

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 章节摘录

第1章 汇编语言及相关基础知识 1.1 汇编语言概述 1.1.1 汇编语言的概念 汇编语言是一种面向机器的语言，其指令与机器指令是一一对应的。

汇编语言用符号和文字来表示指令，所以它又称为符号语言。

所谓指令是指控制计算机执行某一特定操作的命令。

一台计算机所能识别的指令的全体称为指令系统，它反映了计算机基本功能的强弱。

而机器指令是以二进制代码形式表示的、能直接为计算机识别并执行的命令，它通常由操作码和操作数两部分组成。

8086 / 8088的指令系统有100多条基本指令。

程序是按照确定的算法解决具体问题所必需的指令序列，由数据、指令和字符等构成，在程序执行前应预先将其以二进制代码的形式存储在存储单元中。

用汇编语言编写的程序是不能被计算机直接识别和执行的(同用高级语言编写的程序一样)，它需要翻译成目标程序后方可执行，这个过程我们称为汇编(如“由汇编语言源程序到执行文件的处理过程图”所示)。

汇编语言的使用虽然不如高级语言简单方便，但因它与机器语言是一一对应的，故可充分利用计算机硬件系统的特性，提高编程技巧和编程质量。

另外，利用汇编语言处理I/O设备是汇编语言的独到之处，所以它是无法被其他语言所取代的。

汇编程序的类型有：自汇编程序、交叉汇编程序、微汇编程序、浮动汇编程序和宏汇编程序。

.....

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>