

图书基本信息

书名：<<微型计算机原理与接口技术实验及习题指导>>

13位ISBN编号：9787508498386

10位ISBN编号：7508498380

出版时间：2012-8

出版时间：水利水电出版社

作者：何超 编

页数：295

字数：482000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

“微型计算机原理与接口技术”是高等学校工科电子类和信息类各专业，特别是计算机科学与技术专业大学生必修的一门专业基础课。

何超主编的《微型计算机原理与接口技术实验及习题指导》是“微型计算机原理与接口技术”课程的实验指导书，按照本科与应用型本科教学大纲的要求和教学特点进行编写，所采用的实验设备是清华大学科教仪器厂生产的通用微型计算机接口实验系统产品系列。

其涉及到的实验项目为高等院校广泛采用。

本书的目的在于从理论与实际结合的角度为读者提供实验项目、实验指导和实验设计方法案例。

本书还给出了主教材《微型计算机原理与接口技术》全部习题的解答指导及补充习题与解答指导。

本书力求帮助读者理解和掌握微型计算机系统的基本组成、工作原理、各类接口部件的功能等，掌握微型计算机应用系统软硬件开发的初步能力。

《微型计算机原理与接口技术实验及习题指导》共分三篇：第一篇是

TPC-USB微型计算机接口实验系统，第二篇是《微型计算机原理与接口技术》的习题解答，第三篇是补充习题及解答。

书籍目录

前言

本书使用建议

第一篇 PC—USB微机接口实验系统

第1章 综述

第2章 汇编语言实验程序的建立与执行

第3章 TPC—USB集成软件开发环境

第4章 微机接口电路实验

第5章 微机硬件应用综合设计

第二篇 微型计算机原理与接口技术习题解答

第1章 概述

第2章 微处理器

第3章 微型计算机指令系统

第4章 汇编语言

第5章 总线和主板

第6章 存储器

第7章 中断系统

第8章 微型计算机接口技术

第9章 并行通信及接口芯片

第10章 串行数据接口

第11章 8253可编程定时计数器

第12章 数/模、模/数转换器及其与CPU的接口

第13章 计算机网络体系结构和网络设备简介

第三篇 微型计算机原理与接口技术补充习题及解答

第1章 概述

第2章 微处理器

第3章 微型计算机指令系统

第4章 汇编语言

第5章 总线和主板

第6章 存储器

第7章 中断系统

第8章 微型计算机接口技术

第9章 并行通信及接口芯片

第10章 串行数据接口

第11章 8253可编程定时计数器

第12章 数/模、模/数转换器及其与CPU的接口

第13章 计算机网络体系结构和网络设备简介

附录1 随机光盘实验程序名称表

附录2 TPCUSB通用微型计算机接口实验系统硬件实验提要（汇编程序）

附录3 TPCUSB通用微型计算机接口实验系统硬件实验提要（C语言程序）

附录4 示波器的基本原理及其使用方法

附录5 电阻与电容的标准值

参考文献

## 章节摘录

版权页：插图：芯片容量为 $1024 \times 8$ 位，1024说明芯片的容量为1024，故地址线为10根才能译码出1024字单元，8位数据线说明是8位，再加上片选端和读写控制线，故引脚最小数位为 $10+8+1+1=20$ 。

10. 下列关于页式存储管理的叙述中，正确的是（ ）。

A. 在页式存储管理中，作业放在一个连续的主存空间内 B. 在一般页式存储管理中，需要把投入运行的作业全部调入主存 C. 在页式存储管理中，程序空间分页过程需要程序员在设定程序时分配 D. 页式存储管理完全按作业的大小分配主存，没有任何主存空间的浪费 解答：B与分区存储管理不同，页式存储管理每一个页不一定连续存储，因此A错误；作业空间的分页过程是作业调入系统时由系统完成的，与程序员无关，因此C错误；页式存储管理分配主存空间能避免分区式存储管理的空间浪费，但还是有页内的空间浪费，因此D错误。

11. 在文件存取方式中，采用预先缓冲技术来提高文件的输入/输出效率的是（ ）。

A. 顺序方式 B. 直接存取方式 C. 索引存取方式 D. 前面都不正确 解答：A对于顺序文件，文件内容是按顺序连续存储的，用户要求读出记录时，文件系统可以预先读出部分记录到主存开辟的一个缓冲区中，这样用户下次提出读请求时，它的内容已经在主存中了，可提高文件的读取速度。

12. CPU输入数据的速度远高于打印机的打印速度，为解决此矛盾，可采用（ ）。

A. 并行技术 B. 缓冲技术 C. 通道技术 D. 虚存技术 解答：B打印机的速度远远慢于处理器的速度，如果一个程序在运行中需不停地向打印机送数据打印，就会使CPU长时间处于等待状态，等待每一次打印结束，这样会大大浪费CPU的时间，降低系统效率。

缓冲技术可以解决外设与处理器之间速度不匹配的问题，缓冲技术就是在内存中开辟一块区域作为暂存空间，程序数据输出都立即被存储到这个缓冲区中，程序得以继续运行，CPU不必等待，暂存的数据再由打印机依次打出。

13. 动态半导体存储器的特点是（ ）。

A. 在工作中存储器内容会产生变化 B. 每次读出后，需要根据原存内容重新写入一遍 C. 每隔一定时间，需要根据原存内容重新写入一遍 D. 在工作中需要动态地改变访存地址 解答：C动态半导体存储器是利用电容存储电荷的特性记录信息，由于电容会放电，必须在电荷流失前对电容充电，即刷新。方法是每隔一定时间，根据原存内容重新写入一遍。

编辑推荐

《全国应用型高等院校"十二五"规划教材:微型计算机原理与接口技术实验及习题指导》共分三篇:第一篇是TPC—USB微型计算机接口实验系统,第二篇是《微型计算机原理与接口技术》的习题解答,第三篇是补充习题及解答。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>