

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787508465630

10位ISBN编号：7508465636

出版时间：2009-6

出版时间：水利水电出版社

作者：王向慧，马海波 编著

页数：315

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

前言

“汇编语言程序设计”是高校计算机及相关专业的必修课程，是“微机原理”、“接口技术”、“操作系统”等核心课程的先修课。

汇编语言是执行效率最高、控制硬件底层能力最强的语言。

学习汇编语言，不仅有助于设计出执行时间短、占用存储空间少、控制硬件能力强的程序，还有助于了解计算机内部运行机制；学习编程技术，不仅掌握一门知识，也培养一种技能；应用汇编语言、运用调试工具，能够准确剖析可执行程序代码，优化程序性能。

本书是作者在总结多年教学经验的基础上精心编写而成的。

在编写过程中力争做到理论够用为度、突出实用的特点，基于培养编程能力的原则，合理组织课程内容：分为预备知识、实模式编程和保护模式编程三部分。

以当今国内广泛使用的Intel 80x86系列微处理器为硬件平台，深入讨论汇编语言程序设计的方法，构造由浅入深的学习过程。

本书力求结构清晰，脉络分明，在内容的编排上，力求由浅入深，图表结合，通俗易懂；在知识结构上注意分解难点，循序渐进，举一反三，突出重点。

每个知识点辅以问题的分析，相关知识的引入，编程思想的形成，并辅以上机调试过程加以体会和消化；典型例题分析，既是知识的巩固和延伸，又提供分析问题和解决问题的方法；每章配备的习题和上机实践，便于复习和检验学习效果，同时提高编制程序和调试程序的能力，从不同的角度及时消化本章的知识点，为后续章节的学习作好铺垫。

全书共有11章。

第1章为汇编语言的必备基础知识，介绍二进制、ASCII码、补码，初步认识汇编语言。

第2~8章为实模式下16位机的编程技术，也是保护模式编程的基础。

第2章介绍Intel 8086微处理器的寄存器组织和存储器组织；第3章介绍寻址方式和几个常用汇编指令，并介绍简短程序的设计及调试方法；第4章介绍常用伪指令及完整汇编语言程序的编辑、汇编、连接、调试等上机操作方法；第5章和第6章详细介绍顺序结构、分支结构、循环结构程序和子程序的设计方法及相关指令；第7章和第8章介绍输入/输出、中断、宏汇编和模块化程序设计方法。

第9章和第10章为保护模式下32位机的编程技术，介绍保护模式下的存储器管理、32位指令及程序设计方法。

第11章介绍了保护模式的实现机理，供想深入学习保护模式编程的人员参考。

本书由王向慧、马海波编著。

具体分工为：第1~6章由王向慧编写，第9~11章由马海波编写，第7~8章由刘民编写，参与本书大纲讨论和编写工作的还有赵瑞、王德广、连志春、张家敏、银晓明、田宏、刘文光等，全书由王向慧和马海波统稿。

在本书的编写过程中得到了中国水利水电出版社的大力支持，在此深表谢意，并对所参考的国内外教材和资料的原作者表示衷心的感谢！

书中难免出现疏漏或不妥之处，敬请广大读者批评指正。

<<汇编语言程序设计>>

内容概要

本书以Intel 80x86微处理器为硬件平台，介绍了汇编语言程序设计的方法。

全书共11章，包括预备知识、实模式编程和保护模式编程三部分。

在介绍80x86微处理器和存储器组织之后，重点介绍了顺序结构、分支结构、循环结构和子程序设计方法，还介绍了宏汇编、中断和异常、输入/输出及模块化程序设计方法。

本书对汇编语言的概念和程序设计的阐述通俗易懂，例子翔实；对习题的选择，难易适当，题型丰富；在介绍一门计算机语言的同时，注重对程序编制和调试能力的培养。

本书可作为高等院校计算机及相关专业本、专科教材，也可作为从事计算机工作的工程技术人员以及计算机爱好者的参考书。

<<汇编语言程序设计>>

书籍目录

前言第1部分 预备知识 第1章 汇编语言与二进制 学习目标 1.1 认识汇编语言 1.1.1 指令与程序
1.1.2 机器语言、汇编语言和高级语言 1.1.3 为什么学习和使用汇编语言 1.2 汇编语言中的计数制
1.2.1 进位计数制 1.2.2 十进制数与二进制数之间的相互转换 1.2.3 十进制数与十六进制数之间的相互转换
1.2.4 二进制数与十六进制数之间的相互转换 1.3 计算机中数和字符的表示 1.3.1 无符号数
与有符号数 1.3.2 有符号数的补码表示 1.3.3 ASCII码和BCD码 1.4 基本的二进制运算规则 1.4.1
算术运算 1.4.2 逻辑运算 1.4.3 补码的加减法运算 思考与习题第2部分 实模式编程 第2章 8086计算机
组织 学习目标 2.1 微型计算机硬件系统 2.2 Intel 80x86系列微处理器简介 2.3 8086微处理器的功能
结构 2.4 实模式下的内存组织 2.4.1 内存的线性编址和数据存储 2.4.2 内存的分段管理 2.4.3 逻辑
地址到物理地址的转换 2.4.4 1多个逻辑段的数据管理 2.5 8086寄存器组 2.5.1 通用寄存器 2.5.2
段寄存器 2.5.3 指令指针寄存器 2.5.4 标志寄存器 思考与习题 第3章 简短的程序设计 学习目标
3.1 汇编指令基本格式 3.2 开始设计汇编语言程序 3.2.1 几个常用的汇编指令 3.2.2 设计第一个汇编
语言程序 3.2.3 使用DEBUG进行汇编语言程序设计 3.3 JMP、JE、JNE指令与分支 3.4 LOOP指令与
循环 3.5 与数据有关的四类寻址方式 3.5.1 固定寻址方式 3.5.2 立即寻址方式 3.5.3 寄存器寻址方
式 3.5.4 存储器寻址方式 3.6 一条指令的执行过程 3.7 上机实践 思考与习题 第4章 汇编语言源程
序的结构及设计过程 学习目标 4.1 汇编语言的语句类型和语句格式 4.1.1 初识完整的汇编语言源程
序 4.1.2 执行性语句和说明性语句 4.1.3 汇编语言源程序的语句格式 4.2 汇编语言源程序的结构形
式 4.2.1 完整的段定义结构 4.2.2 程序段前缀结构 4.2.3 简化的段定义结构 4.3 汇编语言上机过程
4.3.1 源程序的编辑 4.3.2 对源程序的汇编 4.3.3 对目标程序的连接 4.3.4 EXE文件的运行与调试
..... 第5章 程序的基本控制结构及设计方法 第6章 子程序设计 第7章 中断及输入/输出程序设计 第8
章 高级汇编语言程序设计第3部分 保护模式编程 第9章 32位指令及其编程 第10章 保护模式下的存储
器管理 第11章 保护模式及其编程附录A BIOS中断调用附录B BOS功能调用 (INT 21H) 附录C 集成化
开发环境PWB参考文献

<<汇编语言程序设计>>

章节摘录

第1部分 预备知识 第1章 汇编语言与二进制 1.1 认识汇编语言 1.1.1 指令与程序 1. 指令与程序 计算机的核心部件是中央处理器（Central Processing Unit, CPU），简称处理器，它不仅具有运算功能，还具有各种控制功能。

具体完成何种操作，实现何种功能，取决于交给它执行的是什么指令。

指令是规定处理器完成某种特定操作的命令代码，指令一般包含操作码（Opcode）和操作数（Operand）两部分。

操作码用于说明该指令的功能及所要完成的操作，如加法运算、减法运算、数据传送等；操作数指出该操作对象及结果的存储位置，例如以某种寻址方式指明某个操作对象存储在处理器内部的某一寄存器中。

程序是让计算机完成某些操作、实现某种功能的有序的指令集合。

计算机能对程序中的各条指令自动、连续地执行。

处理器内部的运算器只有运算功能而无存储功能，所以交给运算器处理的各种数据以及运算后的结果一般要保存到处理器内部的寄存器中或保存到内存储器的某个单元中。

<<汇编语言程序设计>>

编辑推荐

注重知识的基础性、系统性与全局性，兼顾前瞻性与引导性。
语言精练，应用案例丰富，讲解内容深入浅出。
体系完整，内容充实，注重应用性与实践性。
讲求实用，培养技能，提高素质，拓展视野。

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>