

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787508431123

10位ISBN编号：750843112X

出版时间：2005-8

出版时间：中国水利水电出版社

作者：何首贤;王小红

页数：243

字数：373000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本教材紧密结合高职高专教学特点，内容安排简捷明快，深入浅出，理论与实践结合，既适合教学又适合自学。

全书共分十部分，内容有逻辑代数基础、集成逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲信号的产生与整形、半导体存储器和可编程逻辑部件、数模与模数转换电路、数字电路读图练习和实验指导。

本书建议学时数（含技能训练）为100学时左右。

本书可作为高职高专电气、电子信息、自动化类或其他工科类专业《数字电子技术基础》课程的教学用书，也可用于中等专业学校以及成人教育、职业技术教材和各级工程技术人员的参考书。

<<数字电子技术基础>>

书籍目录

前言第一章 逻辑代数基础 第一节 数制与码制 第二节 基本逻辑运算和逻辑电路 第三节 逻辑函数的几种表示方法及其相互转换 第四节 逻辑函数的化简 小结 复习思考题第二章 集成逻辑门电路 第一节 TTL数字集成门电路 第二节 CMOS数字集成门电路 第三节 集成逻辑门电路的应用 小结 复习思考题第三章 组合逻辑电路 第一节 加法器 第二节 数值比较器 第三节 编码器 第四节 译码器 第五节 数据选择器和数据分配器 第六节 组合逻辑电路的分析和设计 第七节 组合逻辑电路中的竞争冒险 小结 复习思考题第四章 触发器 第一节 基本RS触发器 第二节 时钟触发器 第三节 集成触发器 第四节 触发器应用举例 小结 复习思考题第五章 时序逻辑电路 第一节 概述 第二节 时序逻辑电路的一般分析方法 第三节 计数器 第四节 寄存器 第五节 时序逻辑电路设计 小结 复习思考题第六章 脉冲信号的产生与整形 第一节 集成555定时器 第二节 施密特触发器 第三节 多谐振荡器 第四节 单稳态触发器 小结 复习思考题第七章 半导体存储器和可编程逻辑部件 第一节 半导体存储器 第二节 可编程逻辑器件 小结 复习思考题第八章 数模与模数转换电路 第一节 D/A转换器 第二节 A/D转换器 小结 复习思考题第九章 数字电路读图练习 第一节 数字电路读图常识 第二节 图形符号简介 第三节 数字电路读图练习 小结 复习思考题实验指导 实验一 门电路逻辑功能测试 实验二 加法器 实验三 选择器电路 实验四 译码器电路的应用 实验五 触发器 实验六 寄存器 实验七 时序电路测试 实验八 计数译码显示实验 实验九 单稳态触发器 实验十 555定时器及其应用 实验十一 模/数转换及数/模转换参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>