

<<数字电子技术简明教程>>

图书基本信息

书名：<<数字电子技术简明教程>>

13位ISBN编号：9787508363899

10位ISBN编号：7508363892

出版时间：2008-2

出版时间：中国电力

作者：张虹

页数：256

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术简明教程>>

### 内容概要

本书是专门为高等职业技术学院或相应层次的教学而编写的教材。

在内容编排上针对高职教学的特点，从基础入手，深入浅出，通俗易懂，循序渐进；结构紧凑，知识全面；例题丰富，实用性强。

全书共分9章，包括绪论、逻辑代数基础、门电路、组合逻辑电路的分析与设计、触发器、时序逻辑电路的分析与设计、脉冲波形的产生与整形、D/A和A/D转换器、实验和实践环节。

各章均配有经典例题和习题，书后附有习题答案。

本书适合作为高职院校计算机、电子、通信、机电等专业的教材，也可作为自学考试和从事电子技术工程人员的自学用书。

## &lt;&lt;数字电子技术简明教程&gt;&gt;

## 书籍目录

前言第1章 绪论 1.1 数字电路概述 1.2 实用数字电路简介 1.3 数字电路中使用的数制简介 1.4 码制和常用代码 1.5 数字电路中使用的元器件简介 本章小结 习题1第2章 逻辑代数基础 2.1 逻辑代数 2.2 逻辑函数的表示方法及其相互转换 2.3 逻辑代数的基本公式、定律和规则 2.4 逻辑函数的化简 本章小结 习题2第3章 门电路 3.1 分立元件门电路 3.2 集成TTL门电路 3.3 集成MOS门电路 本章小结 习题3第4章 组合逻辑电路的分析与设计 4.1 组合逻辑电路概述 4.2 常用中规模集成组合逻辑电路 4.3 组合电路中的竞争冒险 本章小结 习题4第5章 触发器 5.1 触发器概述 5.2 基本触发器 5.3 同步触发器 5.4 主从触发器 5.5 边沿触发器 5.6 不同类型时钟触发器间的转换 5.7 集成触发器简介 本章小结 习题5第6章 时序逻辑电路的分析与设计 6.1 时序逻辑电路概述 6.2 计数器 6.3 寄存器 6.4 顺序脉冲发生器 6.5 时序逻辑电路的设计 本章小结 习题6第7章 脉冲波形的产生与变换 7.1 555定时器 7.2 单稳态触发器 7.3 多谐振荡器 7.4 施密特触发器 本章小结 习题7第8章 D/A、A/D转换电路 8.1 D/A转换器 8.2 A/D转换器 本章小结 习题8第9章 实验和实践环节 9.1 常用仪器与设备的使用方法 9.2 数字电子电路实验 9.3 数字电子电路实训附录A 习题参考答案 习题1 习题2 习题3 习题4 习题5 习题6 习题7 习题8参考文献

<<数字电子技术简明教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>