

<<现代数字逻辑电路实验指导>>

图书基本信息

书名：<<现代数字逻辑电路实验指导>>

13位ISBN编号：9787505388758

10位ISBN编号：7505388754

出版时间：2003-8

出版时间：电子工业出版社

作者：江国强

页数：133

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<现代数字逻辑电路实验指导>>

内容概要

本书在数字电路基本实验中，安排了TTL集成逻辑门的功能与参数测试，组合逻辑电路的设计与测试，数据选择器及其应用、译码器及其应用、触发器及其应用、计数器及其应用、移位寄存器及其应用、555时基电路及其应用、D/A与A/D转换器和随机存取存储器及其应用等10个实验内容。在VHDL及可编程逻辑器件实验中，介绍了VHDL设计平台使用方法，组合逻辑电路、时序逻辑电路的VHDL文本输入设计法和原理图输入设计法实验，还安排了数字频率计、多功能秒表和电子抢答器等综合实验内容。

<<现代数字逻辑电路实验指导>>

书籍目录

第1部分 数字电路基本实验 1.0 数字电路实验基本知识 1.1 【实验1】TTL集成逻辑门的功能与参数测试 1.2 【实验2】组合逻辑电路的设计与测试 1.3 【实验3】数据选择器及其应用 1.4 【实验4】译码器及其应用 1.5 【实验5】触发器及其应用 1.6 【实验6】计数器及其应用 1.7 【实验7】移位寄存器及其应用 1.8 【实验8】555时基电路及其应用 1.9 【实验9】D/A、A/D转换器 1.10 【实验10】随机存取存储器及其应用

第2部分 VHDL及可编程逻辑件实验 2.0 MAX+plus 的安装方法和使用方法 2.1 【实验1】半加器设计 2.2 【实验2】1位全加器设计 2.3 【实验3】4选1数据选择器的设计 2.4 【实验4】触发器设计 2.5 【实验5】8位加法器设计 2.6 【实验6】计数器设计 2.7 【实验7】移位寄存器设计 2.8 【实验8】有时钟使能在2位十进制计数器设计 2.9 【实验9】2位十进制频率计原理图输入设计 2.10 【实验10】数控分频器的设计 2.11 【实验11】4位十进制频率计设计 2.12 【实验12】秒表设计 2.13 【实验13】计时电路设计 2.14 【实验14】电子抢答器设计

附录A TH-SZ型数字系统实验台使用说明附录B 常用数字集成电路引脚排列图附录C GW48EDA系统使用说明主要参考文献

<<现代数字逻辑电路实验指导>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>