

<<CPLD/FPGA高级应用开发指南>>

图书基本信息

书名：<<CPLD/FPGA高级应用开发指南>>

13位ISBN编号：9787505387645

10位ISBN编号：7505387642

出版时间：2003-6-1

出版时间：电子工业出版社

作者：任晓东,文博

页数：270

字数：450000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CPLD/FPGA高级应用开发指南>>

内容概要

目前，CPLD/FPGA产品被广泛地应用在航天、通讯、医疗、工控等各个领域。本书从现代电子系统设计的角度出发，基于全球最大的可编程逻辑器件生产厂商Xilinx公司的系列产品，系统全面介绍了CPLD/FPGA的内部结构、设计流程和开发工具，详细论述了CPLD/FPGA设计的时序约束、仿真验证和综合实现，重点介绍了嵌入PowerPC405的平台FPGA开发以及FPGA在数字信号处理领域的最新应用。

对于从事各类电子系统设计的科研人员和应用技术工程师，本书是一本不可多得的针对电子系统原理和开发的参考书。

本书也可作为有志于从事专用数字电路设计的高等院校高年级本科生和研究生的教学参考书。

<<CPLD/FPGA高级应用开发指南>>

书籍目录

第1章 可编程逻辑器件与EDA技术第2章 Xilinx CPLD系列产品第3章 Xilinx FPGA系列产品第4章 Xilinx IS应用基础第5章 FPGA高级设计技巧(一)——ISE高级工具第6章 FPGA高级设计技巧(二)——约束与配置第7章 FPGA高级设计技巧(三)——时钟与RAM第8章 FPGA设计仿真验证——ModelSim第9章 基于Synplify的FPGA综合设计第10章 嵌入式系统的软硬件设计第11章 嵌入PowerPC的平台FPGA软硬件设计第12章 Xilinx FPGA在数学信号处理领域的应用附录A IC和FPGA设计新手必读附录B Verilog HDL与VHDL的比较附录C Virtex-II 和Spartan-II E的管脚附录D 实验指导 附录E IC和FPGA专业术语的中英文对照附录F Xilinx FPGA支持的IP列表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>