

<<高速数字电路设计与噪声控制技术>>

图书基本信息

书名：<<高速数字电路设计与噪声控制技术>>

13位ISBN编号：9787505386396

10位ISBN编号：7505386395

出版时间：2003-4-1

出版时间：电子工业出版社

作者：谢金明

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<高速数字电路设计与噪声控制技术>>

内容概要

本书从高速数字电路的定义谈起，介绍了传输线的基本理论，并涉及到了如何运用Grounding/Guard降低噪声等内容，还以高速数字电路电气特性，如串扰、反射及时钟脉冲不对称等为例，阐述了一些电路设计中经常碰到的问题。

对电磁干扰与防治也做了详细的叙述。

本书适用于电子设备的设计、维护和使用人员，也可作为高等学校电子类师生的教材。

书籍目录

第1章 基本概念

1.1 时域或频域

1.2 高速数字的条件

1.3 四种电性等效模型

1.4 集总模型与离散模型

1.5 微波与高速数字设计

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>