

<<ADSP SHARC系列DSP应用系统设计>>

图书基本信息

书名：<<ADSP SHARC系列DSP应用系统设计>>

13位ISBN编号：9787505384668

10位ISBN编号：750538466X

出版时间：2003-12-1

出版时间：电子工业出版社

作者：刘书明,罗军辉

页数：385

字数：530000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<ADSP SHARC系列DSP应用系统设>>

内容概要

数字信号处理技术的迅猛发展，使DSP产品广泛地应用于通信、图像处理、生物医学、自动控制等领域。

本书选定ADI公司最新的高性能DSP器件，简要介绍了ADSP SHARC系列芯片的基本工作原理及性能指标，并着重阐述了应用ADSP SHARC系列芯片组成数字信号处理系统时，在外围硬件接口、软件设计、系统设计等方面必须解决的问题。

书中还提供了大量的设计实例，介绍了很多设计经验，同时也提供了系统设计范例，可供相关技术人员参考。

本书面向广大电子工程设计人员，可供大专院校通信工程、电子工程、计算机应用、工业自动化、自动控制等专业的教师、研究生和高年级本科学生作为教材使用，也可供通信和电子领域从事DSP芯片开发应用的广大科技人员阅读参考。

书籍目录

第1章 概论 1.1 数字信号处理器技术 1.2 数字信号处理器应用设计第2章 ADSP SHARC系列处理器原理
2.1 ADSP SHARC系列处理器概述 2.2 ADSP SHARC系列处理器核 2.3 ADSP SHARC系列处理器存储器
2.4 DMA 2.5 ADSP SHARC系列处理器链路口 2.6 ADSP SHARC系列处理器串行口 2.7 主机接口第3章
ADSP SHARC系列处理器接口设计 3.1 存储器接口设计 3.2 主机接口与总线接口设计 3.3 高速A/D应用
系统的接口设计 3.4 高速D/A接口设计 3.5 ADSP SHARC系列处理器链路口的应用 3.6 ADSP SHARC系
列处理器串行口的应用 3.7 ADSP SHARC系列处理器FLAG标志的应用 3.8 ADSP SHARC系列处理
器DMA应用 3.9 中断第4章 ADSP SHARC系列处理器应用系统设计 4.1 数字信号处理系统的实现 4.2
共享总线的紧耦合系统 4.3 链路口构成松耦合系统 4.4 ADSP SHARC系列处理器应用系统的程序加载
4.5 系统设计的有关问题 4.6 程序设计优化第5章 ADSP SHARC系列处理器开发与软件设计 5.1
VisualDSP++概述与程序设计流程 5.2 DSP汇编语言程序设计 5.3 DSP高级语言程序设计 5.4 汇编语言与
高级语言的接口 5.5 链接描述文件LDF 5.6 集成开发调试环境IDDE第6章 应用系统设计实例 6.1 DSP
与LCD点阵的设计 6.2 ADSP SHARC处理器在雷达信号处理中的应用 6.3 音频信号处理 6.4 滤波器设
计附录 SHARC元器件引脚说明参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>