

<<汇编语言、微机原理及接口技术>>

图书基本信息

书名：<<汇编语言、微机原理及接口技术>>

13位ISBN编号：9787505382329

10位ISBN编号：7505382322

出版时间：2005-4

出版时间：电子工业

作者：郑初华 主编

页数：386

字数：640000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言、微机原理及接口技术>>

内容概要

本书由汇编语言、微机原理、接口技术、微机技术新发展及附录四个部分组成，适合作为理工类本科汇编语言、微机原理、接口技术以及它们的组合课程的教材，也可作为理工类高职高专教材或参考书。

本书主要内容有：快速进制转换，原值与补码直接转换、微型机硬件基础，8086/88 CPU内部结构、引脚、时序以及指令系统，汇编语言及编程方法，内存的存储原理与CPU的连接，I/O方式及编程，中断概念及实现，8255、8253以及8251等接口芯片及其应用，A/D、D/A转换以及工业自动化控制，键盘及接口，显示及接口，并口通信，串口通信，总线技术新发展概况，实用附录等。
本书共有16章及9个附录。

<<汇编语言、微机原理及接口技术>>

书籍目录

第一部分 汇编语言	第1章 进制及码元	1.1 进制转换及计算	1.1.1 进制	1.1.2 进制转换的一般方法	1.1.3 进制快速转换方法	1.1.4 进制计算	1.1.5 二进制数据的表示范围	1.2 码元及转换	1.2.1 BCD码	1.2.2 ASCII码	1.2.3 汉字内码	1.2.4 原码、反码和补码	1.2.5 真值与补码(无符号数)之间的直接转换	习题	第2章 微机硬件基础									
	2.1 计算机系统概述	2.2 微机发展概况	2.2.1 微机的的发展史	2.2.2 微机的的发展特点	2.2.3 微机的分类	2.2.4 评估微机性能的主要性能指标	2.2.5 微机的应用领域	2.3 8086/88 CPU的编程结构	2.3.1 8086/88 CPU的内部结构	2.3.2 8086/88 CPU内部的寄存器	2.4 内存地址组织及存放次序	2.4.1 8086/88系统的内存组织	2.4.2 内存物理地址的计算方法	2.4.3 内存单元数据的存放次序	2.5 接口、端口、端口地址	习题								
	第3章 寻址方式及指令系统	3.1 基本概念	3.2 寻址方式	3.2.1 操作数的寻址方式	3.2.2 转移指令的寻址方式	3.3 指令系统	3.3.1 传送类指令(12条)	3.3.2 算术运算类指令(20条)	3.3.3 位运算类指令(12条指令)	3.3.4 CPU控制类指令(12条指令)	3.3.5 I/O类指令(2条指令)	3.3.6 串操作类指令(13条)	3.3.7 转移类指令(26条)	3.4 常用DOS系统功能调用和BIOS中断调用	3.4.1 DOS系统功能调用	3.4.2 常用BIOS中断	习题							
	第4章 MASM汇编语言	4.1 汇编语句格式	4.2 表达式	4.2.1 算术运算	4.2.2 关系运算	4.2.3 逻辑运算	4.2.4 分析运算	4.2.5 合成运算	4.3 伪指令	4.3.1 符号常量定义	4.3.2 变量定义(数据定义)	4.3.3 段定义	4.3.4 段对应	4.3.5 设定起始偏移	4.3.6 设定标题	4.3.7 取模块名	4.3.8 过程定义	4.3.9 宏定义、宏调用和宏展开	4.3.10 宏与子程序的比较	4.3.11 完整汇编程序的编程框架	4.4 完整汇编源程序的上机过程	4.4.1 上机主要步骤	4.4.2 其他会用到的DOS指令	习题
	第5章 汇编程序设计	5.1 程序结构	5.2 顺序程序设计	5.3 分支程序设计	5.3.1 单分支程序设计	5.3.2 双分支程序设计	5.3.3 逻辑分解法多分支程序设计	5.3.4 转移表法多分支程序设计	5.3.5 地址表法多分支程序设计	5.4 循环程序设计	5.5 子程序设计	5.5.1 过程定义的基本格式	5.5.2 主程序调用子程序的一般方法	5.5.3 参数传递的方法	5.5.4 现场信息的保护和恢复方法	5.5.5 子程序的嵌套调用	5.6 综合应用举例	习题						
第二部分 微机原理	第6章 Intel 8086/88微处理器	6.1 8086/88 CPU的内部结构	6.2 8086/88引脚及其功能	6.2.1 8086 CPU最小工作模式下的引脚	6.2.2 8088引脚与8086的区别(最小模式)	6.2.3 8086/88最大模式的引脚与最小模式的区别	6.3 8086/88 CPU子系统的基本配置	6.3.1 8284时钟发生器	6.3.2 地址锁存器	6.3.3 数据收发器	6.3.4 最小模式的CPU子系统	6.3.5 8288总线控制器	6.3.6 最大模式的CPU子系统	6.4 总线工作时序	6.4.1 指令周期、总线周期和时钟周期	6.4.2 基本的总线时序	习题							
	第7章 内存组成、原理与接口	第8章 输入输出(I/O)系统	第9章 中断技术	第三部分 接口技术	第10章 可编程接口芯片及其应用	第11章 总线技术	第12章 键盘接口	第13章 显示接口	第14章 打印机及并口通信技术	第15章 串行通信技术	第四部分 微机技术新发展及附录	第16章 微机最新发展概述	附录A DOS功能调用	附录B BIOS中断	附录C 汇编错误信息中英文对照表	附录D DEBUG命令格式	附录E 标准ASCII码表	附录F CMOS参数特征	附录G P4相对8086/88新增指令系统参考文献					

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>