

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787313066121

10位ISBN编号：7313066120

出版时间：2010-8

出版时间：上海交通大学出版社

作者：贾学堂 编

页数：328

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书包括数字电路基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与变换、D/A转换器和A/D转换器、存储器和可编程逻辑器件简介等八章及附录。

本书可以作为高职高专电子信息工程技术、计算机应用技术、应用电子技术、生产过程自动化、机电一体化、模具和船舶等专业及电类专升本教材；也可以作为一般本科电类和机械类相关专业的教材；还可以供相关工程技术人员参考。

<<数字电子技术基础>>

书籍目录

第1章 数字电路基础 1.1 概述 1.2 数制与码制 1.2.1 数制 1.2.2 数制转换 1.2.3 原码、反码、补码 1.2.4 常用编码 1.3 逻辑代数及其化简 1.3.1 逻辑变量及基本运算 1.3.2 逻辑函数及其表示法 1.3.3 逻辑代数的基本定律和规则 1.3.4 逻辑函数的公式化简法 1.3.5 逻辑函数的卡诺图化简法 1.3.6 含无关项的逻辑函数及其化简法 本章小结 习题第2章 逻辑门电路 2.1 半导体器件的开关特性 2.1.1 半导体二极管的开关特性 2.1.2 半导体三极管的开关特性 2.1.3 MOS管的开关特性 2.2 基本逻辑门电路 2.2.1 极管与门电路 2.2.2 二极管或门电路 2.2.3 非门电路——三极管反相器 2.2.4 非门电路——MOS管反相器 2.3 TTL集成门电路 2.3.1 TTL反相器电路 2.3.2 TTL与非门电路的结构及工作原理 2.3.3 TTL与非门电路的其他特性 2.3.4 集电极开路门(OC门) 2.3.5 三态门(TS门) 2.3.6 其他TTL门电路介绍 2.4 CMOS集成门电路 2.4.1 CMOS反相器 2.4.2 CMOS与非门和或非门 2.4.3 CMOS传输门(TG门) 2.4.4 其他CMOS门及CMOS数字集成电路系列 2.5 集成门电路的参数及使用 2.5.1 TTL门电路的参数及使用 2.5.2 CMOS集成电路的参数及使用 2.5.3 各种门电路的逻辑符号与功能 2.5.4 集成逻辑门电路常见封装及引脚排列 本章小结 习题第3章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析 3.3 组合逻辑电路的设计 3.4 组合逻辑电路的竞争与冒险现象 3.4.1 竞争-冒险的概念与成因 3.4.2 竞争-冒险的判断方法 3.4.3 消除竞争-冒险的方法 3.5 常用的组合逻辑器件 3.5.1 编码器 3.5.2 译码器 3.5.3 数据选择器 3.5.4 数据分配器 3.5.5 加法器第4章 触发器 第5章 时序逻辑电路 第6章 脉冲波形的产生与变换 第7章 D/A转换器和A/D转换器 第8章 存储器和可编程逻辑器件简介 附录 电子器件部分习题参考答案 参考文献

<<数字电子技术基础>>

编辑推荐

本着突出基本概念、理论够用，兼顾高职高专培养应用性人才的教学需求，结合教改研究的任务和成果编写本书。

本书包括数字电路基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与变换、D/A转换器和A/D转换器、存储器和可编程逻辑器件简介等八章及附录。

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>