

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787312017681

10位ISBN编号：7312017681

出版时间：2005-2

出版时间：中国科学技术大学出版社

作者：张辉宜 编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑>>

内容概要

本教材系统地阐述了数字系统的基本概念、数制和码制、逻辑代数基础、逻辑函数的建立和化简、基本门电路、组合逻辑电路的分析与设计、触发器、时序逻辑电路的分析与设计、常用规模逻辑器件的应用、PLD逻辑器件、在系统编程技术和数字系统设计方法。

本教材适用于高等院校计算机专业“数字逻辑”课程，亦可供从事自动化、通信、仪器仪表等电子工程领域的科研和工程技术人员参考。

<<数字逻辑>>

书籍目录

第1章 数字逻辑电路基础 1.1 数字系统基本概念 1.2 数制与编码 1.3 逻辑函数及其运算规则 1.4 逻辑函数的建立及其表示方法 1.5 逻辑函数的化简 1.6 门电路 习题第2章 组合逻辑电路 2.1 组合逻辑电路分析 2.2 组合逻辑电路设计 2.3 编码器和译码器 2.4 其他常用的组合逻辑器件 2.5 采用中规模逻辑器件实现组合逻辑函数 2.6 组合逻辑的冒险现象 习题第3章 3.1 时序逻辑电路概述 3.2 基本时序电路 3.3 同步时序逻辑电路的分析 3.4 同步时序逻辑电路的设计.....第4章 可编程逻辑器件第5章 在系统编程技术第6章 数字系统设计附录 部分集成芯片管脚图及其说明参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>