

<<电子线路综合实验>>

图书基本信息

书名：<<电子线路综合实验>>

13位ISBN编号：9787308055208

10位ISBN编号：7308055205

出版时间：2007-9

出版时间：浙江大学

作者：方建中

页数：401

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子线路综合实验>>

内容概要

《21世纪信息科学与电子工程系列精品教材：电子线路综合实验》是根据教育部高等院校理工科电子线路实验基本教学要求编写的。

全书分为五篇和六个附录。

第一篇为低频电子线路实验，第二篇为射频通信电路实验，第三篇为数字逻辑电路设计与实验，第四篇为FPGA和数字系统设计与实验，第五篇为综合性电子线路系统设计。

《21世纪信息科学与电子工程系列精品教材：电子线路综合实验》可作为高等院校电气类、电子与信息类、通信类、计算机与自动化控制工程类等本、专科学生实验指导教材，也可为毕业设计、各类电子设计竞赛等提供有用素材，还可供工程技术人员参考。

<<电子线路综合实验>>

书籍目录

第一篇 低频电子线路设计与实验实验1 单级共发射极放大器的设计、安装与调试实验2 集成运算放大器及其应用实验3 有源滤波器实验4 集成低频功率放大器实验5 高、低音可调的音频功率放大器的设计、安装与调试实验6 集成稳压电源第二篇 射频通信电路设计与实验实验7 模拟乘法器及其应用实验8 高频电子调谐器及其测试实验9 LC振荡器的仿真分析实验10 LC振荡器的设计与装调实验11 调频器与鉴频器实验12 吞脉冲集成锁相环频率合成器实验13 单片集成调频发送、接收系统实验14 高频功率放大器实验15 GSM-DCS集成微波功率放大器测试实验16 1.6GHz吞脉冲锁相频率合成器的设计与应用实验17 单片集成锁相环的应用第三篇 数字逻辑电路设计与实验实验18 集成逻辑门的参数测试实验19 用SSI设计组合逻辑电路和冒险现象观察实验20 555定时器的应用实验21 集成触发器实验22 脉冲产生电路实验23 中规模时序集成电路实验24 中规模组合逻辑集成电路实验25 A/D和D/A转换器及其应用实验26 RAM和ROM存储器及其应用实验27 数字电子钟的设计第四篇 FPGA和数字系统设计与实验实验28 MAX+plus 系统的使用实验29 组合逻辑电路的设计实验30 用HDL语言设计组合逻辑电路实验31 加法器及其应用实验32 同步计数器的设计及应用实验33 异步计数器的设计及应用实验34 分频器的设计实验35 常用同步时序电路的设计实验36 扫描显示驱动电路实验37 常用单元电路设计实验38 用HDL语言设计时序电路实验39 数字钟设计实验40 数字式秒表实验41 定时器设计实验42 交通信号灯控制器实验43 数字式竞赛抢答器实验44 求最大值、最小值同步时序电路实验45 步进电机脉冲分配器设计实验46 数字频率计实验47 数字音量的控制实验48 脉冲波形的产生与变换第五篇 综合性电子线路系统设计设计实验49 可编程逻辑阵列的应用设计实验50 数字存储示波器接口电路设计设计实验51 拔河游戏机.设计实验52 声音电压表设计实验53 四路音频切换及音量控制电路设计实验54 大会发言微机控制系统设计实验55 智能音响系统设计设计实验56 交通信号灯控制电路的设计设计实验57 红外线示警器的电路设计综合设计58 多路数字测温仪设计综合设计59 电子时钟日历(掉电保护)电路设计综合设计60 基于FPGA的全数字锁相环的设计综合设计61 基于FPGA的FIR数字滤波器的设计综合设计62 基于FPGA的高速高精度频率测量仪的设计综合设计63 基于CPLD的低频数字式相位测量仪的设计综合设计64 基于CPLD的数字式电容测量仪的设计综合设计65 单片微机水温控制系统的设计与制作综合设计66 Muhisim软件应用附录参考文献

<<电子线路综合实验>>

编辑推荐

《电子线路综合实验》是根据教育部高等院校理工科电子线路实验基本教学要求编写的。全书分为五篇和六个附录。

第一篇为低频电子线路实验，第二篇为射频通信电路实验，第三篇为数字逻辑电路设计与实验，第四篇为FPGA和数字系统设计与实验，第五篇为综合性电子线路系统设计。

《电子线路综合实验》可作为高等院校电气类、电子与信息类、通信类、计算机与自动化控制工程类等本、专科学生实验指导教材，也可为毕业设计、各类电子设计竞赛等提供有用素材，还可供工程技术人员参考。

<<电子线路综合实验>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>