

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787302243861

10位ISBN编号：7302243867

出版时间：2011-4

出版时间：清华大学出版社

作者：肖刚强

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

本书以IBM PC微型计算机为基础，全面、系统地介绍汇编语言程序设计的基本理论和方法。

全书分为10章，第1—3章主要讲述计算机基本概念、寻址方式、8086 / 8088指令系统；第4—6章介绍伪指令、程序和子程序设计；第7章讨论高级宏汇编技术；第8章和第9章围绕数据输入输出展开，重点讲述DOS和BIOS中断的应用；最后简单介绍高级语言嵌入汇编语言的方法。每一章都附有大量的应用实例以及习题。

本书在编写中力求结构清晰、语言简练、循序渐进、通俗易懂。

本书可以作为大专院校计算机专业、软件工程专业、自动化专业的教材，也是广大工程技术人员自学不可缺少的参考书之一。

<<汇编语言程序设计>>

书籍目录

第1章 计算机基础知识

- 1.1 计算机中数制基本概念
 - 1.1.1 常用进位记数制
 - 1.1.2 二进制数和十六进制数的算术运算
 - 1.2 不同数制之间的相互转换
 - 1.2.1 二进制数与十进制数之间的转换
 - 1.2.2 十六进制数与十进制数之间的转换
 - 1.2.3 二进制数与十六进制数之间的转换
 - 1.3 计算机中数值数据的表示方法
 - 1.3.1 机器数和真值
 - 1.3.2 无符号数的表示方法
 - 1.3.3 定点数和浮点数
 - 1.3.4 BCD编码
 - 1.4 计算机中带符号数的表示
 - 1.4.1 原码
 - 1.4.2 反码
 - 1.4.3 补码
 - 1.5 计算机非数值数据的编码
 - 1.5.1 字符的编码
 - 1.5.2 汉字的编码
 - 1.6 几种基本逻辑运算
 - 1.6.1 “与”运算
 - 1.6.2 “或”运算
 - 1.6.3 “非”运算
 - 1.6.4 “异或”运算
- 习题

第2章 80x86微处理器及其体系结构

- 2.1 计算机系统概述
 - 2.1.1 硬件
 - 2.1.2 软件
 - 2.2 80x86微处理器
 - 2.2.1 微处理器的产生和发展
 - 2.2.2 8086微处理器的一般性能特点
 - 2.3 中央处理器
 - 2.3.1 中央处理器的组成
 - 2.3.2 80x86寄存器组
 - 2.4 存储器组织
 - 2.4.1 存储单元的地址和内容
 - 2.4.2 存储器寻址
 - 2.4.3 Intel的32位CPU在不同模式下寻址
 - 2.5 外部设备
 - 2.5.1 基本概念
 - 2.5.2 I/O端口的组织
 - 2.5.3 80x86的例行程序
- 习题

<<汇编语言程序设计>>

第3章 80x86的指令系统和寻址方式

3.1 指令的基本概念和基本格式

3.2 指令的寻址方式

3.2.1 寻址方式的基本概念

3.2.2 与数据有关的7种寻址方式

3.2.3 I/O端口寻址方式

3.3 8086指令系统

3.3.1 数据传送指令

3.3.2 算术运算指令

3.3.3 逻辑运算和移位指令

3.3.4 串操作指令

3.3.5 控制转移指令

3.3.6 处理器控制指令

3.3.7 指令的执行时间

3.4 80x86的指令系统

习题

第4章 汇编语言的基本表达及运行

4.1 汇编语言的语句格式

4.1.1 标识符

4.1.2 汇编语句格式

4.2 运算符号

4.2.1 算术运算符

4.2.2 逻辑与移位运算符

.....

第5章 汇编语言程序设计基础

第6章 子程序设计

第7章 高级汇编语言设计

第8章 输入输出与中断控制

第9章 DOS和BIOS中断调用

第10章 C/C++与汇编语言的连接

附录

参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>