

<<TMS320系列DSP硬件开发系统>>

图书基本信息

书名：<<TMS320系列DSP硬件开发系统>>

13位ISBN编号：9787302162506

10位ISBN编号：7302162506

出版时间：2008-2

出版时间：清华大学出版社

作者：陈玉，王宗和，张旭东等译

页数：227

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<TMS320系列DSP硬件开发系统>>

内容概要

《TMS320系列DSP硬件开发系统》着重介绍了TI XDS560专用硬件开发工具和TI DSP开发板，共分10章，具体内容包括TI数字信号处理解决方案——硬件仿真基础、XDS560硬件仿真器简介和技术参考、TMS320VC5416/C5510/C6713 DSK开发套件、IEKC64x用户手册、TMS320DM642评估板技术手册和Code Composer Studio实用手册。

本手册不是一本教材，不是按循序渐进编写的，它是一本资料汇编，均由TI的DSP文档编译而成，供DSP开发者参考。

TI DSP开发板是为DSP开发人员在项目初始阶段进行算法验证和DSP型号选择的测试工具，而TI XDS560是DSP开发人员在项目高级阶段进行调试的专用硬件开发工具。

书籍目录

第1章 绪论1.1 数字信号处理器的发展及特点1.2 DSP系统的设计与开发第2章 TI数字信号处理解决方案——硬件仿真基础2.1 硬件设置2.1.1 引言2.1.2 总体理解2.1.3 信号描述2.2 软件设置2.2.1 板件配置信息2.2.2 单处理器调试2.2.3 多处理器调试2.2.4 通过不参加调试的JTAG芯片实施扫描2.3 与仿真硬件和目标建立通信2.3.1 硬件设置2.3.2 仿真硬件的I/O物理地址空间2.3.3 激活仿真复位2.3.4 激活仿真调试器2.3.5 使用并行调试管理器2.4 检排仿真设置故障2.4.1 仿真复位故障2.4.2 仿真器故障2.5 故障检排指南2.6 其他调试诊断工具2.6.1 XDS探测2.6.2 协同工具2.6.3 公告牌工具2.6.4 未来的工具开发第3章 XDS560硬件仿真器简介3.1 实时硬件仿真面临的挑战3.2 传统硬件仿真技术的问题3.3 XDS560硬件仿真器增强了设计的可视化3.4 XDS560硬件仿真器的体系结构3.5 RTDX中的实时数据可视化3.6 高速RTDX3.7 高级事件触发3.8 事件队列3.9 XDS560的兼容性3.10 XDS560合作伙伴的扩展3.11 下一代实时硬件仿真第4章 XDS560仿真器技术参考4.1 XDS560概述4.2 XDS560的安装4.3 使用XDS560仿真插簇进行设计的要点4.3.1 仿真信号4.3.2 目标系统的仿真器连接4.3.3 关于IEEE1149.1标准的进一步信息4.3.4 总线协议4.3.5 XDS560仿真器电缆插簇逻辑4.3.6 XDS560仿真器电缆插簇的信号波形4.3.7 仿真器和目标系统之间的连接4.3.8 关于EMU0和EMU1信号的考虑第5章 TMS320VC5416DSK开发套件5.1 TMS320VC5416DSK套件简介5.1.1 概述5.1.2 TMS320VC5416DSK的主要特征5.1.3 TMS320VC5416DSK功能概述5.2 TMS320VC5416DSK基本操作5.2.1 TMS320VC5416DSK板5.2.2 TMS320VC5416DSK存储器接口5.2.3 TMS320VC5416DSK跳线5.2.4 TMS320VC5416DSK连接器5.2.5 用户LED灯5.2.6 开关5.2.7 J201USB嵌入JTAG仿真连接器第6章 TMS320VC5510DSK的介绍6.1 TMS320VC5510DSK套件简介6.1.1 TMS320VC5510DSK主要架构6.1.2 TMS320VC5510DSK功能概述6.1.3 基本操作6.1.4 存储器映射6.1.5 配置跳线设置6.1.6 电源6.2 板载组件功能介绍6.2.1 CPLD (可编程逻辑) 6.2.2 AIC编解码器6.2.3 同步DRAM6.2.4 闪存6.2.5 LED和DIP开关6.2.6 子卡接口6.3 DSK板布局和板载连接器6.3.1 母板布局6.3.2 连接器索引6.3.3 扩展连接器6.3.4 音频连接器6.3.5 电源连接器6.3.6 混合连接器6.3.7 系统LED6.3.8 复位开关第7章 TMS320C6713DSK简介7.1 TMS320C6713DSK套件简介7.1.1 TMS320C6713DSK主要架构7.1.2 TMS320C6713DSK功能概述7.1.3 基本操作7.1.4 内存映射7.1.5 配置开关设置7.1.6 电源7.2 板载组件功能介绍7.2.1 CPLD7.2.2 AIC23音频编解码器7.2.3 同步DRAM7.2.4 闪存7.2.5 LED和DIP开关7.2.6 子卡接口7.3 DSK板布局和板载连接器7.3.1 母板布局7.3.2 连接器索引7.3.3 扩展连接器7.3.4 音频连接器7.3.5 电源连接器7.3.6 混合连接器7.3.7 系统LED7.3.8 复位开关第8章 IEKC64x用户手册8.1 介绍8.1.1 什么是IEKC64x8.1.2 用户可以得到的支持8.1.3 IEKC64x套件8.2 安装8.2.1 如何开始8.2.2 软件安装8.2.3 硬件安装8.2.4 运行演示实例8.3 开发板参考8.3.1 总体结构8.3.2 DSPTMS320C64x和资源8.3.3 A/V接口8.3.4 通信端口8.3.5 扩展端口8.3.6 PCI8.3.7 电源供电8.3.8 中断8.3.9 其他第9章 TMS320DM642评估板技术手册9.1 TMS320DM642评估板简介9.1.1 主要特点9.1.2 TMS320DM642评估板功能概要9.1.3 简单操作9.1.4 内存映射9.1.5 配置开关设置9.1.6 电源9.2 板上组件9.2.1 EMIF接口9.2.2 视频端口/McASP接口9.2.3 PCI/HPI/以太网接口9.2.4 I2C接口9.2.5 SPDIF接口9.2.6 子卡接口9.2.7 可编程FPGA9.2.8 DM642核心CPU时钟9.2.9 HDTV应用9.3 物理描述9.3.1 评估板布局9.3.2 连接器9.3.3 用户LED9.3.4 系统状态LED9.3.5 复位开关9.3.6 测试点第10章 CodeComposerStudio使用手册10.1 CodeComposerStudio概述10.1.1 CodeComposerStudio开发体系10.1.2 代码生成工具10.1.3 CCS集成开发环境 (IDE) 10.1.4 DSP/BIOS插件10.1.5 硬件仿真和实时数据交换10.1.6 第三方插件10.1.7 CCS文件和变量10.2 设计一个简单的程序10.2.1 创建一个新的工程10.2.2 添加文件到工程10.2.3 查看代码10.2.4 构建和运行程序10.2.5 改变程序选项和修改语法错误10.2.6 使用断点和WatchWindow10.2.7 使用WatchWindow查看结构体10.2.8 统计代码执行时间10.2.9 可尝试做的事情10.2.10 更进一步的学习10.3 设计一个DSP/BIOS程序10.3.1 创建一个配置文件10.3.2 添加DSP/BIOS文件到工程10.3.3 用CCS测试程序10.3.4 统计DSP/BIOS代码执行时间10.3.5 可尝试做的事情10.3.6 更进一步的学习10.4 测试算法和文件中的数据10.4.1 打开和检查工程10.4.2 查看源代码10.4.3 给I/O文件添加ProbePoint10.4.4 显示图表10.4.5 动态驱动程序和图标10.4.6 调整增益10.4.7 查看Out?of?Scope变量10.4.8 使用GEL文件10.4.9 调整和统计ProcessingLoad10.4.10 可尝试做的事情10.4.11 更进一步的学习10.5 调试程序的行为10.5.1 打开和检查工程10.5.2 查看源代码10.5.3 修改配置文件10.5.4 使用ExecutionGraph查看线程的执行情况10.5.5 查看和改变Load设置10.5.6 分析线程的统计信息10.5.7 添加ExplicitSTS工具10.5.8 查看直接工具10.5.9 可尝试做

<<TMS320系列DSP硬件开发系统>>

的事情10.5.10 更进一步的学习10.6 分析实时行为10.6.1 打开和检查工程10.6.2 修改配置文件10.6.3 查看对源代码的修改10.6.4 使用RTDXControl在运行时改变load10.6.5 修改软件中断的优先级10.6.6 可尝试做的事情10.6.7 更进一步的学习10.7 连接I/O设备10.7.1 打开和检查工程10.7.2 查看C源代码10.7.3 查看signalprog应用程序10.7.4 运行应用程序10.7.5 修改源代码以使用主机通道和通路10.7.6 更多有关于主机通道和通路的信息10.7.7 在配置文件中添加通道和一个SWI10.7.8 运行修改后的程序10.7.9 更进一步的学习

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>