

<<PLD在电子电路设计中的应用>>

图书基本信息

书名：<<PLD在电子电路设计中的应用>>

13位ISBN编号：9787302147756

10位ISBN编号：7302147752

出版时间：2007-4

出版时间：清华大学

作者：江国强

页数：313

字数：459000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<PLD在电子电路设计中的应用>>

内容概要

本书分为7章，包括PLD技术概述、可编程逻辑器件、Quartus 软件操作基础、VHDL、Verilog HDL、基于PLD的DSP开发技术和PLD在电子电路设计中的应用。

另外在附录A、附录B和附录C中，分别介绍Altera DE2开发板使用方法、伟福EDA6000实验开发系统和康芯GW48 EDA系统的使用。

每章还附有思考题和习题。

本书面向实际、内容丰富、图文并茂、通俗易懂，可作为高等工科院校高年级学生的教材和学习参考资料，亦可作为电子设计竞赛的赛前辅导用书。

<<PLD在电子电路设计中的应用>>

书籍目录

第1章 PLD技术概述 1.1 PLD发展简史 1.2 PLD设计流程 1.3 硬件描述语言 1.4 常用EDA工具 本章小结 思考题和习题第2章 可编程逻辑器件 2.1 PLD的基本原理 2.2 PLD的设计技术 2.3 PLD的编程与配置 本章小结 思考题和习题第3章 QUARTUS 软件操作基础 3.1 QUARTUS 软件的安装 3.2 QUARTUS 软件的主界面 3.3 QUARTUS 的图形编辑输入法 3.4 MAX+PLUS 设计项目的转换 3.5 QUARTUS 宏功能模块的使用方法 3.6 嵌入锁相环宏功能模块的使用方法 3.7 QUARTUS 的RTL阅读器 本章小结 思考题和习题第4章 VHDL 4.1 VHDL设计实体的基本结构 4.2 VHDL语言要素 4.3 VHDL的顺序语句 4.4 并行语句 4.5 VHDL的库和程序包 4.6 VHDL设计流程 本章小结 思考题和习题第5章 Verilog HDL 5.1 Verilog HDL 设计模块的基本结构 5.2 Verilog HDL 的词法 5.3 Verilog HDL 的语句 5.4 不同抽象级别的Verilog HDL模型 5.5 Verilog HDL 设计流程 本章小结 思考题和习题第6章 基于PLD的DSP开发技术 6.1 基于Matlab/DSP Builder 的DSP模块设计 6.2 DSP Builder的层次设计 6.3 DSP Builder设计实例 本章小结 思考题和习题第7章 PLD的应用 7.1 PLD的组合逻辑电路设计中的应用 7.2 时序逻辑电路设计应用 7.3 PLD综合应用 本章小结 思考题和习题附录A ALTERA DE2 开发板使用方法附录B EDA6000实验开发系统附录C GW48 DEA 系统使用说明附录D Quartus 的宏函数和强函数主要参考文献

<<PLD在电子电路设计中的应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>