

图书基本信息

书名：<<数字逻辑电路分析与设计学习指导及题解>>

13位ISBN编号：9787302144984

10位ISBN编号：7302144982

出版时间：2007-5

出版单位：清华大学

作者：陈惠民

页数：198

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是与高等教育出版社出版的《数字设计引论》（沈嗣昌主编）配套的学习指导和习题解答参考。该书在章节安排上与原教材基本一致，适应精简。

学习指导部分的内容满足数字电路课程基本要求，加强了VHDL硬件描述语言。

每章包括学习要点、典型例题、习题解答等部分。

本书内容丰富，思路清晰，自成系统，有利地读者自学，可作为高等学校电子信息类、电气信息类各专业数字电路及数字系统可编程逻辑设计相关课程的教学参考书。

书籍目录

第1章 数制和编码 1.1 学习要点 1.2 典型例题 1.3 习题及习题解答第2章 组合逻辑函数 2.1 学习要点
2.2 典型例题 2.3 习题及习题解答第3章 组合逻辑电路设计 3.1 学习要点 3.1.1 集成逻辑电路的电气特
性 3.1.2 常用组合逻辑模块 3.1.3 组合逻辑电路的设计方法 3.1.4 逻辑险象和功能险象 3.2 典型例题
3.3 习题及习题解答第4章 时序电路基础 4.1 学习要点 4.1.1 集成触发器 4.1.2 同步时序电路 4.1.3 集
成计数器及其应用 4.1.4 集成移位寄存器及其应用 4.2 典型例题 4.3 习题解答第5章 同步时序电路和数
字系统设计 5.1 学习要点 5.1.1 由触发器和组合电路实现同步时序电路 5.1.2 用MSI时序模块实现同步
时序电路 5.1.3 硬件描述语言VHDL与数字逻辑电路设计 5.2 典型例题 5.3 习题及习题解答第6章 集成
数模和模数转换器的原理与组成 6.1 学习要点 6.1.1 集成数模转换器 6.1.2 集成模数转换器 6.1.3 常
用ADC芯片介绍 6.2 习题及习题解答第7章 可编程逻辑器件及其应用 7.1 学习要点 7.2 典型例题

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>