

<<基于Quartus II的计算机核心 >

图书基本信息

书名：<<基于Quartus II的计算机核心设计>>

13位ISBN编号：9787302144489

10位ISBN编号：7302144486

出版时间：2007-3

出版时间：清华大学出版社

作者：姜咏江

页数：277

字数：439000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是介绍用Quartus 6.0进行计算机设计的教材。

书中以最新的手法设计了一种抗病毒的计算机核心结构，其中包括CPU设计、中断设计、通用总线接口设计和DMA设计等计算机部件。

本书有别于嵌入式系统，是从最基本的计算机基础设计开始讲述的，包括阵列乘法器和除法器在内的各项设计，都是从根基上展开的计算机设计，内容紧密结合计算机软硬件原理，由简单到复杂。

书中介绍了如何具体地设计8位计算机，但其设计方法完全可以适用于32位、64位或更多位的计算机，对嵌入式系统设计也具有独特的参考价值。

本书适合作为高等院校计算机专业，微电子专业和工业自动化专业的电子计算机设计课程教材，也可供计算机研究、计算机设计制造、软硬件工程师及智能芯片设计工程师等专业人员参考。

书籍目录

第1章 计算机设计概述 1.1 计算机基础理论和元件 1.2 计算机设计的一般过程 习题第2章
运算器设计 2.1 加减法运算单元 2.2 加减法器设计 2.3 带有标志线的累加器 习题第3章 存
储器设计 3.1 直接连内部总线的寄存器 3.2 随机存储器的设计 3.3 只读存储器的设计 3.4
大容量存储器设计 习题第4章 同步计数器设计 4.1 同步计数器的元件设计 4.2 同步计
数器设计 习题第5章 控制器设计 5.1 指令设计 5.2 控制矩阵设计 5.3 机器节拍器
5.4 指令分析机构设计 习题第6章 整机核心设计调试 6.1 总线上设备连接 6.2 J801-1计算
机仿真测试 习题第7章 同步阵列乘除法器设计 7.1 同步阵列乘法器 7.2 同步阵列除法器
7.3 可接入总线的乘除法器 习题第8章 有设备接口计算机设计 8.1 通用设备接口逻辑 8.2
通用设备接口设计 8.3 设备接口的使用 8.4 使用接口的指令设计 8.5 接口的输入输出
驱动程序 8.6 将乘除法器加入计算机 8.7 整机调试 习题第9章 中断结构计算机设计 9.1
中断电路逻辑设计 9.2 中断产生的方式 9.3 带中断功能指令设计 9.4 J801计算机内存设
计 习题第10章 DMA结构设计 10.1 简单DMA方式 10.2 DMA指令设计 10.3 J801-4计
算机 10.4 选择DMA 习题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>