

<<计算机原理教程>>

图书基本信息

书名：<<计算机原理教程>>

13位ISBN编号：9787302123149

10位ISBN编号：7302123144

出版时间：2005-12

出版时间：第1版 (2005年12月1日)

作者：姜咏江

页数：220

字数：347000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机原理教程>>

内容概要

本书是一本通过计算机逻辑设计来讲解计算机原理的教材，共8章。

第1章是计算机的基础理论；第2章是计算机运算器的组成和工作原理；第3章是触发器、寄存器、计数器和存储器的组成和工作原理；第4、5章是最简单计算机的组成、指令设计、控制器设计、汇编程序设计等；第6章是输入输出设备及内存与外设数据交换方式；第7章是软件与操作系统；第8章是计算机的发展方向。

本书可供理工科高校计算机硬件专业和计算机应用专业本科生的“计算机原理”课程使用，也可作为自学教材，同时也是计算机科研人员的参考书籍。

<<计算机原理教程>>

书籍目录

第1章 计算机基础理论	1.1 数制与信息编码	1.1.1 任意进制数	1.1.2 任意进制数互化
	1.1.3 限位记数法	1.1.4 信息编码	1.1.5 小结
代数	1.2 布尔代数与逻辑电路	1.2.1 布尔代数	1.2.2 逻辑门电路
	1.2.3 依据表达式画电路图	1.2.4 真值表与逻辑函数	1.2.5 小结
习题第2章 运算器	2.1 加减法运算器	2.1.1 半加器	2.1.2 全加器
	2.1.3 加法器	2.1.4 减法器	2.1.5 加减法器
	2.1.6 小结	2.2 通断控制电路与算术逻辑部件	2.2.1 通断控制电路
	2.2.2 不同输出控制	2.2.3 一位算术逻辑运算器	2.2.4 算术逻辑部件
	2.2.5 小结	习题第3章 存储设备	3.1 基本记忆元件
3.1.1 触发器	3.1.2 时标与边缘触发器	3.1.3 L门电路	3.1.4 JK触发器
3.1.5 小结	3.2 寄存器与总线结构	3.2.1 寄存器	3.2.2 计数器
3.2.3 总线	3.2.4 简单计算器	3.2.5 小结	3.3 存储器
3.3.1 可读写的存储器	3.3.2 只读存储器	3.3.3 存储器使用	3.3.4 小结
习题第4章 简单计算机	4.1 输出数据计算机	4.1.1 EROM的数据输出	4.1.2 一条指令计算机
	4.1.3 多条指令执行的设备	4.1.4 输出数据计算机的结构	4.1.5 输出数据计算机的指令设计
	4.1.6 输出数据计算机指令全程	4.1.7 控制矩阵	4.1.8 输出数据计算机控制器
	4.1.9 整机工作过程	4.1.10 小结	4.2 加减运算计算机
	4.2.1 增加的设备	4.2.2 加减运算计算机结构	4.2.3 指令系统
	4.2.4 控制矩阵设计*	4.2.5 控制器和整机工作过程	4.2.6 时序
	4.2.7 顺序程序设计	4.2.8 小结	习题第5章 计算机与汇编程序设计
第6章 外设与数据传输	第7章 软件与操作系统	第8章 计算机系统发展方向	附录A 计算机系统基础知识相关图参考文献

<<计算机原理教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>