

<<微型计算机原理与接口技术>>

图书基本信息

书名：<<微型计算机原理与接口技术>>

13位ISBN编号：9787302113997

10位ISBN编号：7302113998

出版时间：2005-9

出版时间：清华

作者：倪继烈

页数：352

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微型计算机原理与接口技术>>

### 内容概要

本书以当前国内外广泛使用的Intel 80x86系列微处理器为背景,全面系统地讨论了微型计算机的基本结构和工作原理、汇编语言程序及基本的程序设计方法、内存存储器与存储体系、实用接口技术等内容。

本书融入了作者二十几年微机原理与接口技术课程的教学与实践经验,特别注意阐明基本概念、基本思路和基本方法,并着眼于工程应用。书中内容简明扼要、深入浅出、重点突出,并且配有大量的图示、例题和详细的程序注释,便于教学与自学。

本书既可以作为高职高专院校各专业微机原理与接口技术的通用教材和成人高等教育的培训教材、自学读本,也可供广大科技工作者参考。

## &lt;&lt;微型计算机原理与接口技术&gt;&gt;

## 书籍目录

第1章 微型计算机基础知识1.1 计算机的分类与发展1.2 计算机中数据信息的表示方法1.2.1 数制及其转换1.2.2 计算机中数的表示1.2.3 计算机中的编码1.3 微型计算机系统组成及工作过程1.3.1 微型计算机系统组成1.3.2 微型计算机硬件1.3.3 微型计算机的工作过程习题第2章 8086微处理器及其系统结构2.1 8086微处理器2.1.1 8086 CPU的内部结构2.1.2 8086 CPU内部寄存器2.1.3 8086 CPU的外部引脚及功能2.2 总线周期与总线结构2.2.1 8086的总线周期2.2.2 8086最小方式时引脚功能和总线结构2.2.3 8086最大方式时引脚功能和总线结构2.3 8086总线操作时序2.3.1 8086 CPU最小方式时总线时序2.3.2 8086 CPU最大方式时总线时序习题第3章 8086 CPU指令系统3.1 指令系统概述3.1.1 指令与指令系统3.1.2 指令的一般格式3.2 8086 CPU的寻址方式3.2.1 操作数的寻址3.2.2 转移地址的寻址3.3 8086 CPU的指令格式3.3.1 8086 CPU的典型指令格式3.3.2 8086 CPU的指令格式与编码举例3.4 8086 CPU的指令系统3.4.1 数据传送指令3.4.2 算术运算类指令3.4.3 逻辑运算与移位指令3.4.4 程序控制指令3.4.5 字符串处理类指令3.4.6 CPU控制指令习题第4章 汇编语言程序设计4.1 程序设计语言概述4.2 8086汇编语言简介4.2.1 数据与表达式4.2.2 汇编语言的伪指令4.2.3 汇编语言的语句结构4.3 汇编语言程序设计实例4.3.1 程序设计的基本步骤4.3.2 顺序程序设计4.3.3 分支程序设计4.3.4 循环结构程序4.3.5 子程序设计4.3.6 DOS系统调用类程序习题第5章 内存储器与存储体系第6章 输入/输出与中断系统第7章 常用接口技术第8章 Pentium的最新技术发展第9章 微机原理与接口技术实验参考文献

<<微型计算机原理与接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>